

Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/001356

International filing date: 31 January 2005 (31.01.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP
Number: 2004-025871
Filing date: 02 February 2004 (02.02.2004)

Date of receipt at the International Bureau: 31 March 2005 (31.03.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

02. 2. 2005

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2004年 2月 2日
Date of Application:

出願番号 特願2004-025871
Application Number:

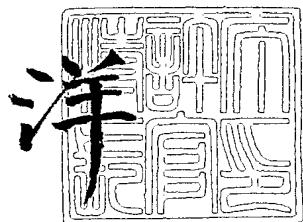
[ST. 10/C] : [JP2004-025871]

出願人 浜松ホトニクス株式会社
Applicant(s):

2005年 3月17日

特許庁長官
Commissioner,
Japan Patent Office

小川



【書類名】 特許願
【整理番号】 2003-0673
【提出日】 平成16年 2月 2日
【あて先】 特許庁長官殿
【国際特許分類】 H01L 27/04
【発明者】
【住所又は居所】 静岡県浜松市市野町 1126 番地の 1 浜松ホトニクス株式会社
内
【氏名】 杉山 行信
【発明者】
【住所又は居所】 静岡県浜松市市野町 1126 番地の 1 浜松ホトニクス株式会社
内
【氏名】 水野 誠一郎
【特許出願人】
【識別番号】 000236436
【氏名又は名称】 浜松ホトニクス株式会社
【代理人】
【識別番号】 100088155
【弁理士】
【氏名又は名称】 長谷川 芳樹
【選任した代理人】
【識別番号】 100092657
【弁理士】
【氏名又は名称】 寺崎 史朗
【選任した代理人】
【識別番号】 100124291
【弁理士】
【氏名又は名称】 石田 悟
【選任した代理人】
【識別番号】 100110582
【弁理士】
【氏名又は名称】 柴田 昌聰
【手数料の表示】
【予納台帳番号】 014708
【納付金額】 21,000円
【提出物件の目録】
【物件名】 特許請求の範囲 1
【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1

【書類名】特許請求の範囲**【請求項 1】**

複数の画素がM行N列に2次元配列され、第m行第n列の画素の位置にフォトダイオードPDA_{A,m,n}およびフォトダイオードPDB_{B,m,n}を有し、第m行にあるN個のフォトダイオードPDA_{A,m,1}～PDA_{A,m,N}が配線LA_{A,m}により電気的に接続され、第n列にあるM個のフォトダイオードPDB_{B,1,n}～PDB_{B,M,n}が配線LB_{B,n}により電気的に接続されている光検出部と、

M個の読出回路RA_{A,1}～RA_{A,M}およびN個の読出回路RB_{B,1}～RB_{B,N}を含み、各配線LA_{A,m}に接続されるフォトダイオードPDA_{A,m,n}で発生した電荷を読出回路RA_{A,m}内に転送して保持し、各読出回路RA_{A,m}に保持した電荷の量に応じた電圧値を出力し、各配線LB_{B,n}に接続されるフォトダイオードPDB_{B,m,n}で発生した電荷を読出回路RB_{B,n}内に転送して保持し、各読出回路RB_{B,n}に保持した電荷の量に応じた電圧値を出力する信号処理部と、

を備えることを特徴とする光検出装置（ただし、M、Nは2以上の整数、mは1以上M以下の任意の整数、nは1以上N以下の任意の整数）。

【請求項 2】

各読出回路RA_{A,m}および各読出回路RB_{B,n}それぞれは、電荷を保持する容量部と、前記容量部に保持されている電荷の量に応じた電圧値を出力する增幅手段と、フォトダイオードで発生した電荷を前記容量部へ転送する転送手段と、前記容量部の電荷を放電する放電手段と、を有することを特徴とする請求項1記載の光検出装置。

【請求項 3】

フォトダイオードPDA_{A,m,n}およびフォトダイオードPDB_{B,m,n}それぞれは、第1導電型の第1半導体領域上に第2導電型の第2半導体領域を有し、この第2半導体領域上に第1導電型の第3半導体領域を有し、前記第1半導体領域と前記第2半導体領域とが^pn接合を形成しており、前記第2半導体領域と前記第3半導体領域とが^pn接合を形成している、ことを特徴とする請求項1記載の光検出装置。

【請求項 4】

前記信号処理部は、

M個の保持回路HA_{A,1,1}～HA_{A,M,1}、M個の保持回路HA_{A,1,2}～HA_{A,M,2}、N個の保持回路HB_{B,1,1}～HB_{B,N,1}、N個の保持回路HB_{B,1,2}～HB_{B,N,2}、第1減算回路および第2減算回路を更に含み、

各読出回路RA_{A,m}から出力される電圧値を保持回路HA_{A,m,1}および保持回路HA_{A,m,2}の何れかに保持し、

各読出回路RB_{B,n}から出力される電圧値を保持回路HB_{B,n,1}および保持回路HB_{B,n,2}の何れかに保持し、

保持回路HA_{A,m,1}から出力される電圧値VA_{A,m,1}と、保持回路HA_{A,m,2}から出力される電圧値VA_{A,m,2}とを前記第1減算回路に入力して、これらの差(VA_{A,m,1}－VA_{A,m,2})を表す電圧値を前記第1減算回路から出力し、

保持回路HB_{B,n,1}から出力される電圧値VB_{B,n,1}と、保持回路HB_{B,n,2}から出力される電圧値VB_{B,n,2}とを前記第2減算回路に入力して、これらの差(VB_{B,n,1}－VB_{B,n,2})を表す電圧値を前記第2減算回路から出力する、

ことを特徴とする請求項1記載の光検出装置。

【請求項 5】

前記信号処理部は、

M個の保持回路HA_{A,1,1}～HA_{A,M,1}、M個の保持回路HA_{A,1,2}～HA_{A,M,2}、N個の保持回路HB_{B,1,1}～HB_{B,N,1}、N個の保持回路HB_{B,1,2}～HB_{B,N,2}および減算回路を更に含み、

各読出回路RA_{A,m}から出力される電圧値を保持回路HA_{A,m,1}および保持回路HA_{A,m,2}の何れかに保持し、

各読出回路RB_{B,n}から出力される電圧値を保持回路HB_{B,n,1}および保持回路HB_{B,n,2}

,₂ の何れかに保持し、

保持回路 H_{A,m,1} から出力される電圧値 V_{A,m,1} と、保持回路 H_{A,m,2} から出力される電圧値 V_{A,m,2} とを前記減算回路に入力して、これらの差 (V_{A,m,1} - V_{A,m,2}) を表す電圧値を前記減算回路から出力するとともに、

保持回路 H_{B,n,1} から出力される電圧値 V_{B,n,1} と、保持回路 H_{B,n,2} から出力される電圧値 V_{B,n,2} とを前記減算回路に入力して、これらの差 (V_{B,n,1} - V_{B,n,2}) を表す電圧値を前記減算回路から出力する、

ことを特徴とする請求項 1 記載の光検出装置。

【請求項 6】

前記信号処理部は、

M 個の保持回路 H_{A,1,1} ~ H_{A,M,1} , M 個の保持回路 H_{A,1,2} ~ H_{A,M,2} , M 個の保持回路 H_{A,1,3} ~ H_{A,M,3} , M 個の保持回路 H_{A,1,4} ~ H_{A,M,4} , N 個の保持回路 H_{B,1,1} ~ H_{B,N,1} , N 個の保持回路 H_{B,1,2} ~ H_{B,N,2} , N 個の保持回路 H_{B,1,3} ~ H_{B,N,3} , N 個の保持回路 H_{B,1,4} ~ H_{B,N,4} , 第 1 加減算回路および第 2 加減算回路を更に含み、

各読出回路 R_{A,m} から出力される電圧値を保持回路 H_{A,m,1} , 保持回路 H_{A,m,2} , 保持回路 H_{A,m,3} および保持回路 H_{A,m,4} の何れかに保持し、

各読出回路 R_{B,n} から出力される電圧値を保持回路 H_{B,n,1} , 保持回路 H_{B,n,2} , 保持回路 H_{B,n,3} および保持回路 H_{B,n,4} の何れかに保持し、

保持回路 H_{A,m,1} から出力される電圧値 V_{A,m,1} と、保持回路 H_{A,m,2} から出力される電圧値 V_{A,m,2} と、保持回路 H_{A,m,3} から出力される電圧値 V_{A,m,3} と、保持回路 H_{A,m,4} から出力される電圧値 V_{A,m,4} とを前記第 1 加減算回路に入力して、これらの加減算値 ((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2})) を表す電圧値を前記第 1 加減算回路から出力し、

保持回路 H_{B,n,1} から出力される電圧値 V_{B,n,1} と、保持回路 H_{B,n,2} から出力される電圧値 V_{B,n,2} と、保持回路 H_{B,n,3} から出力される電圧値 V_{B,n,3} と、保持回路 H_{B,n,4} から出力される電圧値 V_{B,n,4} とを前記第 2 加減算回路に入力して、これらの加減算値 ((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2})) を表す電圧値を前記第 2 加減算回路から出力する、

ことを特徴とする請求項 1 記載の光検出装置。

【請求項 7】

前記信号処理部は、

M 個の保持回路 H_{A,1,1} ~ H_{A,M,1} , M 個の保持回路 H_{A,1,2} ~ H_{A,M,2} , M 個の保持回路 H_{A,1,3} ~ H_{A,M,3} , M 個の保持回路 H_{A,1,4} ~ H_{A,M,4} , N 個の保持回路 H_{B,1,1} ~ H_{B,N,1} , N 個の保持回路 H_{B,1,2} ~ H_{B,N,2} , N 個の保持回路 H_{B,1,3} ~ H_{B,N,3} , N 個の保持回路 H_{B,1,4} ~ H_{B,N,4} および加減算回路を更に含み、

各読出回路 R_{A,m} から出力される電圧値を保持回路 H_{A,m,1} , 保持回路 H_{A,m,2} , 保持回路 H_{A,m,3} および保持回路 H_{A,m,4} の何れかに保持し、

各読出回路 R_{B,n} から出力される電圧値を保持回路 H_{B,n,1} , 保持回路 H_{B,n,2} , 保持回路 H_{B,n,3} および保持回路 H_{B,n,4} の何れかに保持し、

保持回路 H_{A,m,1} から出力される電圧値 V_{A,m,1} と、保持回路 H_{A,m,2} から出力される電圧値 V_{A,m,2} と、保持回路 H_{A,m,3} から出力される電圧値 V_{A,m,3} と、保持回路 H_{A,m,4} から出力される電圧値 V_{A,m,4} とを前記加減算回路に入力して、これらの加減算値 ((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2})) を表す電圧値を前記加減算回路から出力するとともに、

保持回路 H_{B,n,1} から出力される電圧値 V_{B,n,1} と、保持回路 H_{B,n,2} から出力される電圧値 V_{B,n,2} と、保持回路 H_{B,n,3} から出力される電圧値 V_{B,n,3} と、保持回路 H_{B,n,4} から出力される電圧値 V_{B,n,4} とを前記加減算回路に入力して、これらの加減算値 ((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2})) を表す電圧値を

前記加減算回路から出力する、
ことを特徴とする請求項 1 記載の光検出装置。

【書類名】明細書

【発明の名称】光検出装置

【技術分野】

【0001】

本発明は、光検出部の面上の2方向それぞれの入射光強度分布を検出することができる光検出装置に関するものである。

【背景技術】

【0002】

光検出面上の2方向それぞれの入射光強度分布を検出することができる光検出装置として、特許文献1に開示されたものが知られている。この光検出装置は、基板上の光検出面上に複数の画素が2次元配列されており、各々入射光強度に応じた電流値を出力する第1光感応部分および第2光感応部分を隣接して配設することで各画素が構成されている。2次元配列における各行において、その行にある複数の画素それぞれに含まれる第1光感応部分が共通の配線により電気的に接続されており、この配線を経て出力される電流値により、光検出面上の入射光強度の二次元分布が行方向に積算されたもの（すなわち、列方向の入射光強度分布）が得られる。また、2次元配列における各列において、その列にある複数の画素それぞれに含まれる第2光感応部分が共通の配線により電気的に接続されており、この配線を経て出力される電流値により、光検出面上の入射光強度の二次元分布が列方向に積算されたもの（すなわち、行方向の入射光強度分布）が得られる。このようにして、光検出面上の行方向および列方向それぞれの入射光強度分布が得られる。

【特許文献1】国際公開03/049190号パンフレット

【発明の開示】

【発明が解決しようとする課題】

【0003】

しかしながら、上記特許文献1に開示された光検出装置は、光検出面上の行方向および列方向それぞれの入射光強度分布を得ることができるものの、以下のような問題点を有している。すなわち、この光検出装置は、光検出面上の行方向の入射光強度分布を得るに際して、各列にある複数の画素それぞれに含まれる第2光感応部分を接続する配線から出力される電流値を時系列に読み出していることから、入射光強度分布（ピーク強度やピーク位置など）が時間的に変化する場合には、同一タイミングで行方向の入射光強度分布を得ることができない。光検出面上の列方向の入射光強度分布を得るに際しても同様である。

【0004】

本発明は、上記問題点を解消する為になされたものであり、入射光強度分布が時間的に変化する場合であっても同一タイミングで入射光強度分布を得ることができる光検出装置を提供することを目的とする。

【課題を解決するための手段】

【0005】

本発明に係る光検出装置は、(1)複数の画素がM行N列に2次元配列され、第m行第n列の画素の位置にフォトダイオードPDA,m,nおよびフォトダイオードPDB,m,nを有し、第m行にあるN個のフォトダイオードPDA,m,1～PDA,m,Nが配線LA,mにより電気的に接続され、第n列にあるM個のフォトダイオードPDB,1,n～PDB,M,nが配線LB,nにより電気的に接続されている光検出部と、(2)M個の読出回路RA,1～RA,MおよびN個の読出回路RB,1～RB,Nを含み、各配線LA,mに接続されるフォトダイオードPDA,m,nで発生した電荷を読出回路RA,m内に転送して保持し、各読出回路RA,mに保持した電荷の量に応じた電圧値を出力し、各配線LB,nに接続されるフォトダイオードPDB,m,nで発生した電荷を読出回路RB,n内に転送して保持し、各読出回路RB,nに保持した電荷の量に応じた電圧値を出力する信号処理部と、を備えることを特徴とする。ただし、M、Nは2以上の整数であり、mは1以上M以下の任意の整数であり、nは1以上N以下の任意の整数である。

【0006】

この光検出装置の光検出部では、複数の画素がM行N列に2次元配列され、第m行第n列の画素の位置にフォトダイオード $P D_{A,m,n}$ およびフォトダイオード $P D_{B,m,n}$ を有している。この光検出部に光が入射すると、その光入射位置にある画素にあるフォトダイオード $P D_{A,m,n}$, $P D_{B,m,n}$ で電荷が発生する。フォトダイオード $P D_{A,m,n}$ で発生した電荷は、配線 $L_{A,m}$ を経て、読出回路 $R_{A,m}$ に転送されて保持され、この読出回路 $R_{A,m}$ に保持された電荷の量に応じた電圧値 $V_{A,m}$ が出力される。また、フォトダイオード $P D_{B,m,n}$ で発生した電荷は、配線 $L_{B,n}$ を経て、読出回路 $R_{B,n}$ に転送されて保持され、この読出回路 $R_{B,n}$ に保持された電荷の量に応じた電圧値 $V_{B,n}$ が出力される。この光検出装置の信号処理部では、M行N列に2次元配列された複数の画素のうち第m行に対応して読出回路 $R_{A,m}$ が設けられていて、これらM個の読出回路 $R_{A,1} \sim R_{A,M}$ は同一タイミングで動作し得る。また、第n列に対応して読出回路 $R_{B,n}$ が設けられていて、これらN個の読出回路 $R_{B,1} \sim R_{B,N}$ は同一タイミングで動作し得る。したがって、この光検出装置は、入射光強度分布が時間的に変化する場合であっても同一タイミングで入射光強度分布を得ることができる。

【0007】

各読出回路 $R_{A,m}$ および各読出回路 $R_{B,n}$ それぞれは、電荷を保持する容量部と、容量部に保持されている電荷の量に応じた電圧値を出力する増幅手段と、フォトダイオードで発生した電荷を容量部へ転送する転送手段と、容量部の電荷を放電する放電手段と、を有するのが好適である。この場合には、各読出回路 $R_{A,m}$ および各読出回路 $R_{B,n}$ それぞれにおいて、フォトダイオードで発生した電荷は、配線を経て、転送手段により容量部に転送され、この容量部に保持される。そして、この容量部に保持されている電荷の量に応じた電圧値が増幅手段により出力される。また、この容量部の電荷は放電手段により放電される。なお、容量部は、意図的に容量素子として作られたものであってもよいし、増幅手段、転送手段および放電手段それぞれがトランジスタで構成される場合には、該トランジスタのゲート容量、ドレイン容量またはソース容量であってもよいし、配線容量であってもよく、さらに、これらを組み合わせたものであってもよい。

【0008】

フォトダイオード $P D_{A,m,n}$ およびフォトダイオード $P D_{B,m,n}$ それぞれは、第1導電型の第1半導体領域上に第2導電型の第2半導体領域を有し、この第2半導体領域上に第1導電型の第3半導体領域を有し、第1半導体領域と第2半導体領域とがp-n接合を形成しており、第2半導体領域と第3半導体領域とがp-n接合を形成しているのが好適である。このようにフォトダイオードが埋込型のものである場合には、リーク電流の発生が抑制され、光検出のS/N比が優れる。

【0009】

信号処理部は、(1) M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$, M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$, N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$, N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$, 第1減算回路および第2減算回路を更に含み、(2) 各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1}$ および保持回路 $H_{A,m,2}$ の何れかに保持し、(3) 各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ の何れかに保持し、(4) 保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ とを第1減算回路に入力して、これらの差 $(V_{A,m,1} - V_{A,m,2})$ を表す電圧値を第1減算回路から出力し、(5) 保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ とを第2減算回路に入力して、これらの差 $(V_{B,n,1} - V_{B,n,2})$ を表す電圧値を第2減算回路から出力するのが好適である。

【0010】

この場合には、信号処理部は第1信号処理部と第2信号処理部とに区分される。すなわち、一方の第1信号処理部は、M個の読出回路 $R_{A,1} \sim R_{A,M}$, M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$, M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ および第1減算回路を含む。他方の第2信号処理部は、N個の読出回路 $R_{B,1} \sim R_{B,N}$, N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ および第2減算回路を含む。

$H_{B,N,1}$ ～ $H_{B,N,2}$, N個の保持回路 $H_{A,m,1} \sim H_{A,m,2}$ および第2減算回路を含む。そして、第1信号処理部では、各読出回路 $R_{A,m}$ から出力される電圧値が保持回路 $H_{A,m,1}$ および保持回路 $H_{A,m,2}$ の何れかに保持されて、保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ とが第1減算回路に入力して、これらの差 ($V_{A,m,1} - V_{A,m,2}$) を表す電圧値が第1減算回路から出力される。第2信号処理部では、各読出回路 $R_{B,n}$ から出力される電圧値が保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ の何れかに保持されて、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ とが第2減算回路に入力して、これらの差 ($V_{B,n,1} - V_{B,n,2}$) を表す電圧値が第2減算回路から出力される。このように構成されることで、第1信号処理部と第2信号処理部とは並列的に動作することができる。

【0011】

信号処理部は、(1) M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$, M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$, N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$, N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ および減算回路を更に含み、(2) 各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1}$ および保持回路 $H_{A,m,2}$ の何れかに保持し、(3) 各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ の何れかに保持し、(4) 保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ とを減算回路に入力して、これらの差 ($V_{A,m,1} - V_{A,m,2}$) を表す電圧値を減算回路から出力するとともに、(5) 保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ とを減算回路に入力して、これらの差 ($V_{B,n,1} - V_{B,n,2}$) を表す電圧値を減算回路から出力するのが好適である。

【0012】

この場合には、各読出回路 $R_{A,m}$ から出力される電圧値は保持回路 $H_{A,m,1}$ および保持回路 $H_{A,m,2}$ の何れかに保持され、各読出回路 $R_{B,n}$ から出力される電圧値は保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ の何れかに保持される。保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ とが減算回路に入力して、これらの差 ($V_{A,m,1} - V_{A,m,2}$) を表す電圧値が減算回路から出力されるとともに、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ とが減算回路に入力して、これらの差 ($V_{B,n,1} - V_{B,n,2}$) を表す電圧値が減算回路から出力される。

【0013】

信号処理部は、(1) M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$, M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$, M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$, M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$, N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$, N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$, N個の保持回路 $H_{B,1,3} \sim H_{B,N,3}$, N個の保持回路 $H_{B,1,4} \sim H_{B,N,4}$, 第1加減算回路および第2加減算回路を更に含み、(2) 各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1}$, 保持回路 $H_{A,m,2}$, 保持回路 $H_{A,m,3}$ および保持回路 $H_{A,m,4}$ の何れかに保持し、(3) 各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1}$, 保持回路 $H_{B,n,2}$, 保持回路 $H_{B,n,3}$ および保持回路 $H_{B,n,4}$ の何れかに保持し、(4) 保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ と、保持回路 $H_{A,m,3}$ から出力される電圧値 $V_{A,m,3}$ と、保持回路 $H_{A,m,4}$ から出力される電圧値 $V_{A,m,4}$ とを第1加減算回路に入力して、これらの加減算値 ($(V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2})$) を表す電圧値を第1加減算回路から出力し、(5) 保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ と、保持回路 $H_{B,n,3}$ から出力される電圧値 $V_{B,n,3}$ と、保持回路 $H_{B,n,4}$ から出力される電圧値 $V_{B,n,4}$ とを第2加減算回路に入力して、これらの加減算値 ($(V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2})$) を表す電圧値を第2加減算回路から出力するのが好

適である。

【0014】

この場合には、信号処理部は第1信号処理部と第2信号処理部とに区分される。すなわち、一方の第1信号処理部は、M個の読出回路 $R_{A,1} \sim R_{A,M}$ 、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ 、M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$ 、M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$ および第1加減算回路を含む。他方の第2信号処理部は、N個の読出回路 $R_{B,1} \sim R_{B,N}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ 、N個の保持回路 $H_{B,1,3} \sim H_{B,N,3}$ 、N個の保持回路 $H_{B,1,4} \sim H_{B,N,4}$ および第2加減算回路を含む。そして、第1信号処理部では、各読出回路 $R_{A,m}$ から出力される電圧値が保持回路 $H_{A,m,1} \sim H_{A,m,4}$ の何れかに保持されて、保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ と、保持回路 $H_{A,m,3}$ から出力される電圧値 $V_{A,m,3}$ と、保持回路 $H_{A,m,4}$ から出力される電圧値 $V_{A,m,4}$ とが第1加減算回路に入力して、これらの加減算値 $((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2}))$ を表す電圧値が第1加減算回路から出力される。第2信号処理部では、各読出回路 $R_{B,n}$ から出力される電圧値が保持回路 $H_{B,n,1} \sim H_{B,n,4}$ の何れかに保持されて、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ と、保持回路 $H_{B,n,3}$ から出力される電圧値 $V_{B,n,3}$ と、保持回路 $H_{B,n,4}$ から出力される電圧値 $V_{B,n,4}$ とが第2加減算回路に入力して、これらの加減算値 $((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2}))$ を表す電圧値が第2加減算回路から出力される。このように構成されることで、第1信号処理部と第2信号処理部とは並列的に動作することができる。

【0015】

信号処理部は、(1) M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ 、M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$ 、M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ 、N個の保持回路 $H_{B,1,3} \sim H_{B,N,3}$ 、N個の保持回路 $H_{B,1,4} \sim H_{B,N,4}$ および加減算回路を更に含み、(2) 各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1}$ 、保持回路 $H_{A,m,2}$ 、保持回路 $H_{A,m,3}$ および保持回路 $H_{A,m,4}$ の何れかに保持し、(3) 各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1}$ 、保持回路 $H_{B,n,2}$ 、保持回路 $H_{B,n,3}$ および保持回路 $H_{B,n,4}$ の何れかに保持し、(4) 保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ と、保持回路 $H_{A,m,3}$ から出力される電圧値 $V_{A,m,3}$ と、保持回路 $H_{A,m,4}$ から出力される電圧値 $V_{A,m,4}$ とを加減算回路に入力して、これらの加減算値 $((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2}))$ を表す電圧値を加減算回路から出力するとともに、(5) 保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ と、保持回路 $H_{B,n,3}$ から出力される電圧値 $V_{B,n,3}$ と、保持回路 $H_{B,n,4}$ から出力される電圧値 $V_{B,n,4}$ とを加減算回路に入力して、これらの加減算値 $((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2}))$ を表す電圧値を加減算回路から出力するのが好適である。

【0016】

この場合には、各読出回路 $R_{A,m}$ から出力される電圧値は保持回路 $H_{A,m,1} \sim H_{A,m,4}$ の何れかに保持され、各読出回路 $R_{B,n}$ から出力される電圧値は保持回路 $H_{B,n,1} \sim H_{B,n,4}$ の何れかに保持される。保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ と、保持回路 $H_{A,m,3}$ から出力される電圧値 $V_{A,m,3}$ と、保持回路 $H_{A,m,4}$ から出力される電圧値 $V_{A,m,4}$ とが加減算回路に入力して、これらの加減算値 $((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2}))$ を表す電圧値が加減算回路から出力される。また、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ と、保持回路 $H_{B,n,3}$ から出力される電圧値 $V_{B,n,3}$ と、保持回路 $H_{B,n,4}$

から出力される電圧値 $V_{B,n,4}$ とが加減算回路に入力して、これらの加減算値 ($(V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2})$) を表す電圧値が加減算回路から出力される。

【発明の効果】

【0017】

本発明によれば、入射光強度分布が時間的に変化する場合であっても、同一タイミングで入射光強度分布を得ることができる。

【発明を実施するための最良の形態】

【0018】

以下、添付図面を参照して、本発明を実施するための最良の形態を詳細に説明する。なお、図面の説明において同一または同様の要素には同一の符号を付し、重複する説明を省略する。

【0019】

(第1実施形態)

先ず、本発明に係る光検出装置の第1実施形態について説明する。図1は、第1実施形態に係る光検出装置1の概略構成図である。この図に示されるように、光検出装置1は、光検出部10、第1信号処理部21、第2信号処理部31および制御部41を備える。光検出部10は、複数の画素がM行N列に2次元配列されている。第1信号処理部21は、M本の配線 $L_{A,1} \sim L_{A,M}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{A,m}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{A,m}$ を出力する。第2信号処理部31は、N本の配線 $L_{B,1} \sim L_{B,N}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{B,n}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{B,n}$ を出力する。制御部41は、第1信号処理部21および第2信号処理部31それぞれの動作を制御する。なお、M、Nは2以上の整数であり、mは1以上M以下の任意の整数であり、nは1以上N以下の任意の整数である。

【0020】

図2は、光検出部10の構成図である。この図に示されるように、光検出部10は、M×N個の画素がM行N列に2次元配列されていて、第m行第n列の画素の位置にフォトダイオード $PDA_{m,n}$ およびフォトダイオード $PDB_{m,n}$ を有している。フォトダイオード $PDA_{m,n}$ およびフォトダイオード $PDB_{m,n}$ は、同一面内にて隣接して配設されており、各々のアノード端子が接地電位とされている。第m行にあるN個のフォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ は、各々のカソード端子が配線 $L_{A,m}$ により電気的に接続されている。また、第n列にあるM個のフォトダイオード $PDB_{1,n} \sim PDB_{M,n}$ は、各々のカソード端子が配線 $L_{B,n}$ により電気的に接続されている。

【0021】

図3は、フォトダイオードの断面図である。フォトダイオード $PDA_{m,n}$ およびフォトダイオード $PDB_{m,n}$ それぞれは、この図に示されるような埋込型のものであるのが好適である。すなわち、これらのフォトダイオードは、p型の第1半導体領域101上にn⁻型の第2半導体領域102を有し、この第2半導体領域102上にp⁺型の第3半導体領域103を有し、第1半導体領域101と第2半導体領域102とがp-n接合を形成しており、第2半導体領域102と第3半導体領域103とがp-n接合を形成している。また、これらの半導体領域の上に絶縁層104が設けられ、第2半導体領域102が金属層105と電気的に接続されている。なお、金属層105は配線 $L_{A,m}$ または配線 $L_{B,n}$ に相当する。このようにフォトダイオードが埋込型のものである場合には、リーク電流の発生が抑制され、光検出のS/N比が優れる。

【0022】

図4は、第1実施形態に係る光検出装置1の第1信号処理部21の構成図である。第1信号処理部21は、M個の読出回路 $R_{A,1} \sim R_{A,M}$ 、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ および減算回路 S_A を含む。各読出回路

$R_{A,m}$ は、配線 $L_{A,m}$ と接続されていて、フォトダイオード $PD_{A,m,n}$ から配線 $L_{A,m}$ を経て転送される電荷を保持し、その保持した電荷の量に応じた電圧値を出力する。

【0023】

各保持回路 $H_{A,m,1}$ は、入力端がスイッチ $SW_{1,1}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,1}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,1}$ は、出力端がスイッチ $SW_{2,1}$ を介して減算回路 S_A の第1入力端と接続されている。

【0024】

各保持回路 $H_{A,m,2}$ は、入力端がスイッチ $SW_{1,2}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,2}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,2}$ は、出力端がスイッチ $SW_{2,2}$ を介して減算回路 S_A の第2入力端と接続されている。

【0025】

スイッチ $SW_{1,1}$ は、 $Holida_{A,1}$ 信号により開閉が制御される。スイッチ $SW_{1,2}$ は、 $Holida_{A,2}$ 信号により開閉が制御される。また、スイッチ $SW_{2,1}$ およびスイッチ $SW_{2,2}$ それぞれは、 $Shift_{A,m}$ 信号により開閉が制御される。これらの信号は制御部41から出力される。

【0026】

減算回路 S_A は、第1入力端および第2入力端を有する。減算回路 S_A は、第1入力端に入力した電圧値 $V_{A,m,1}$ と、第2入力端に入力した電圧値 $V_{A,m,2}$ とに基づいて、これらの電圧値の差に応じた電圧値 $V_{A,m}$ ($= V_{A,m,1} - V_{A,m,2}$) を出力する。第1入力端および第2入力端それぞれは、制御部41から出力される $Reset_A$ 信号により開閉が制御されるスイッチにより接地電位とも接続され得る。

【0027】

図5は、第1実施形態に係る光検出装置1の第2信号処理部31の構成図である。第2信号処理部31は、N個の読出回路 $R_{B,1} \sim R_{B,N}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ および減算回路 S_B を含む。各読出回路 $R_{B,n}$ は、配線 $L_{B,n}$ と接続されていて、フォトダイオード $PD_{B,m,n}$ から配線 $L_{B,n}$ を経て転送される電荷を保持し、その保持した電荷の量に応じた電圧値を出力する。

【0028】

各保持回路 $H_{B,n,1}$ は、入力端がスイッチ $SW_{1,1}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,1}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,1}$ は、出力端がスイッチ $SW_{2,1}$ を介して減算回路 S_B の第1入力端と接続されている。

【0029】

各保持回路 $H_{B,n,2}$ は、入力端がスイッチ $SW_{1,2}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,2}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,2}$ は、出力端がスイッチ $SW_{2,2}$ を介して減算回路 S_B の第2入力端と接続されている。

【0030】

スイッチ $SW_{1,1}$ は、 $Holida_{B,1}$ 信号により開閉が制御される。スイッチ $SW_{1,2}$ は、 $Holida_{B,2}$ 信号により開閉が制御される。また、スイッチ $SW_{2,1}$ およびスイッチ $SW_{2,2}$ それぞれは、 $Shift_{B,n}$ 信号により開閉が制御される。これらの信号は制御部41から出力される。

【0031】

減算回路 S_B は、第1入力端および第2入力端を有する。減算回路 S_B は、第1入力端に入力した電圧値 $V_{B,n,1}$ と、第2入力端に入力した電圧値 $V_{B,n,2}$ とに基づいて、これらの電圧値の差に応じた電圧値 $V_{B,n}$ ($= V_{B,n,1} - V_{B,n,2}$) を出力する。第1入力端および第2入力端それぞれは、制御部41から出力される $Reset_B$ 信号により開閉が制御されるスイッチにより接地電位とも接続され得る。

【0032】

図6は、読出回路 $R_{A,m}$ の回路図である。読出回路 $R_{A,m}$ および読出回路 $R_{B,n}$ は同様の回路構成を有している。各読出回路 $R_{A,m}$ は、電荷を保持する容量部Cと、容量部Cに保持されている電荷の量に応じた電圧値を出力する増幅手段としてのトランジスタT1および定電流源と、フォトダイオード $PDA_{n,n}$ から配線 $L_{A,m}$ を経て電荷を容量部Cへ転送する転送手段としてのトランジスタT2と、容量部Cの電荷を放電する放電手段としてのトランジスタT3と、を有している。

【0033】

トランジスタT1のドレイン端子はバイアス電位とされ、トランジスタT1のソース端子は定電流源が接続され、また、このソース端子はスイッチ $SW_{1,1}$, $SW_{1,2}$ を介して保持回路 $H_{A,m,1}$, 保持回路 $H_{A,m,2}$ と接続されている。容量部は、トランジスタT1のゲート端子と接地電位との間に設けられている。トランジスタT2のソース端子は配線 $L_{A,m}$ と接続され、トランジスタT2のドレイン端子はトランジスタT1のゲート端子と接続され、トランジスタT2のゲート端子には $Trans$ 信号が入力する。トランジスタT3のソース端子はトランジスタT1のゲート端子と接続され、トランジスタT3のドレイン端子はリセット電位とされ、トランジスタT3のゲート端子には $Reset$ 信号が入力する。 $Reset$ 信号および $Trans$ 信号それぞれは、制御部41から出力される。

【0034】

トランジスタT2は、そのゲート端子に入力する $Trans$ 信号がハイレベルであるときに、フォトダイオード $PDA_{n,n}$ から配線 $L_{A,m}$ を経て電荷を容量部Cへ転送する。トランジスタT3は、そのゲート端子に入力する $Reset$ 信号がハイレベルであるときに、容量部Cの電荷を放電する。なお、容量部Cは、意図的に容量素子として作られたものであってもよいし、トランジスタT1のゲート容量、トランジスタT2のドレイン容量、トランジスタT3のソース容量、または、配線容量であってもよく、さらに、これらを組み合わせたものであってもよい。

【0035】

図7は、保持回路 $H_{A,m,1}$ の回路図である。保持回路 $H_{A,m,1}$, 保持回路 $H_{A,m,2}$, 保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ は、同様の回路構成を有している。各保持回路 $H_{A,m,1}$ は、入力端および出力と接地電位との間に設けられた容量素子Cを有している。各保持回路 $H_{A,m,1}$ は、読出回路 $R_{A,m}$ から入力した電圧値に応じた量の電荷を容量素子Cに保持して保持し、その電荷量に応じた電圧値を減算回路 S_A へ出力する。

【0036】

図8は、減算回路 S_A の回路図である。減算回路 S_A および減算回路 S_B は同様の回路構成を有している。減算回路 S_A は、2個の電圧フォロワ回路F1およびF2, 4個の抵抗器R1～R4、ならびに、増幅器を有している。

【0037】

2つの電圧フォロワ回路F1, F2それぞれは、共通の構成を有しており、増幅器の反転入力端子と出力端子とが互いに直接に接続されており、高入力インピーダンスおよび低出力インピーダンスを有し、理想的には増幅率1の増幅回路である。一方の電圧フォロワ回路F1は、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ それぞれから順次に出力される電圧値 $V_{A,m,2}$ を非反転入力端子に入力する。他方の電圧フォロワ回路F2は、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ それぞれから順次に出力される電圧値 $V_{A,m,1}$ を非反転入力端子に入力する。

【0038】

増幅器の反転入力端子は、抵抗器R1を介して電圧フォロワ回路F1の出力端子と接続され、抵抗器R3を介して自己の出力端子と接続されている。増幅器の非反転入力端子は、抵抗器R2を介して電圧フォロワ回路F2の出力端子と接続され、抵抗器R4を介して接地電位と接続されている。電圧フォロワ回路F1, F2それぞれの増幅率を1として、

4個の抵抗器R₁～R₄それぞれの抵抗値が互いに等しいとすると、減算回路S_Aの出力端子から出力される電圧値V_{A,m}は、「V_{A,m} = V_{A,m,1} - V_{A,m,2}」なる式で表される。

【0039】

次に、第1実施形態に係る光検出装置1の動作例について説明する。ここでは第1信号処理部21の動作について説明するが、第2信号処理部31の動作も同様である。図9は、第1実施形態に係る光検出装置1の第1信号処理部21の動作を説明するタイミングチャートである。

【0040】

この図には、上から順に、各読出回路R_{A,m}のトランジスタT3のゲート端子に入力するReset信号、各読出回路R_{A,m}のトランジスタT2のゲート端子に入力するTrans信号、各読出回路R_{A,m}と保持回路H_{A,m,1}との間に設けられたスイッチSW_{1,1}の開閉を制御するHold₁信号、各読出回路R_{A,m}と保持回路H_{A,m,2}との間に設けられたスイッチSW_{1,2}の開閉を制御するHold₂信号、減算回路S_Aの第1入力端および第2入力端と接地電位との間に設けられたスイッチの開閉を制御するReset_A信号、保持回路H_{A,1,1}および保持回路H_{A,1,2}と減算回路S_Aとの間に設けられたスイッチSW_{2,1}、SW_{2,2}の開閉を制御するShift_{A,1}信号、保持回路H_{A,2,1}および保持回路H_{A,2,2}と減算回路S_Aとの間に設けられたスイッチSW_{2,1}、SW_{2,2}の開閉を制御するShift_{A,2}信号、保持回路H_{A,M,1}および保持回路H_{A,M,2}と減算回路S_Aとの間に設けられたスイッチSW_{2,1}、SW_{2,2}の開閉を制御するShift_{A,M}信号、ならびに、減算回路S_Aから出力される電圧値V_{A,m}、それぞれの波形が示されている。

【0041】

時刻t₀前には、Reset信号はハイレベルであり、Trans信号はローレベルであり、Hold₁信号はローレベルであり、Hold₂信号はローレベルであり、Reset_A信号はローレベルであり、各Shift_{A,m}信号はローレベルである。Reset信号は、時刻t₀にローレベルに転じ、時刻t₀より後の時刻t₂にハイレベルに戻る。Trans信号は、時刻t₀より後であって時刻t₂より前の時刻t₁にハイレベルに転じ、時刻t₂より後の時刻t₃にローレベルに戻る。

【0042】

時刻t₀前にReset信号がハイレベルであって、時刻t₀前から時刻t₁までの期間はTrans信号がローレベルであるので、この期間では、各読出回路R_{A,m}の容量部Cの電荷が放電されて初期状態とされており、その初期状態にある電圧値（暗信号成分）が各読出回路R_{A,m}から出力される。時刻t₀と時刻t₁との間の或る一定期間に、Hold₁信号がハイレベルとなって、スイッチSW_{1,1}が閉じ、そのときの各読出回路R_{A,m}の出力電圧値（暗信号成分）V_{A,m,1}が保持回路H_{A,m,1}に保持される。

【0043】

時刻t₁から時刻t₂までの期間は、Reset信号がローレベルであって、Trans信号がハイレベルであるので、フォトダイオードで発生した電荷が配線L_{A,m}を経て読出回路R_{A,m}の容量部Cに転送されて保持され、その電荷量に応じた電圧値（明信号成分）が各読出回路R_{A,m}から出力される。時刻t₁と時刻t₂との間の或る一定期間に、Hold₂信号がハイレベルとなって、スイッチSW_{1,2}が閉じ、そのときの各読出回路R_{A,m}の出力電圧値（明信号成分）V_{A,m,2}が保持回路H_{A,m,2}に保持される。

【0044】

時刻t₂から時刻t₃までの期間は、Reset信号がハイレベルであって、Trans信号がハイレベルであるので、この期間では、各読出回路R_{A,m}の容量部Cの電荷が放電されて初期状態とされる。また、Trans信号もハイレベルであるので、フォトダイオードPDA_{m,1}～PDA_{m,N}に転送残りの電荷がある場合、その電荷も放電され

て初期状態とされる。時刻 t_3 からフォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ に電荷蓄積が開始される。

【0045】

時刻 t_3 から時刻 t_{10} までの期間は、Reset信号がハイレベルであって、Trans信号がローレベルであり、 $Hold_{A,1}$ 信号および $Hold_{A,2}$ 信号の双方がローレベルのままであるので、保持回路 $HA_{m,1}$ および保持回路 $HA_{m,2}$ それぞれに保持される電圧値は、そのまま保持され続ける。この期間において、Reset_A 信号は、一定期間だけハイレベルになることをM回繰り返す。そして、Reset_A 信号が第m回のハイレベルの後のローレベルとなっている期間に、Shift_A_m 信号が一定期間だけハイレベルとなる。

【0046】

このShift_A_m 信号が一定期間だけハイレベルとなることにより、保持回路 $HA_{m,1}$ および保持回路 $HA_{m,2}$ と減算回路 S_A との間に設けられたスイッチ $SW_{2,1}$, $SW_{2,2}$ が閉じて、保持回路 $HA_{m,1}$ により保持されていた電圧値 $V_{A,m,1}$ が減算回路 S_A に入力するとともに、保持回路 $HA_{m,2}$ により保持されていた電圧値 $V_{A,m,2}$ が減算回路 S_A に入力して、減算回路 S_A の出力端子から電圧値 $V_{A,m} (= V_{A,m,1} - V_{A,m,2})$ が出力される。このようにして、第1信号処理部21から電圧値 $V_{A,1} \sim V_{A,M}$ が順次に出力されて、列方向の入射光強度分布が得られる。

【0047】

なお、第2信号処理部31は、第1信号処理部21の上記動作期間と同じ期間に動作してもよいし、第1信号処理部21の上記動作期間と異なる期間に動作してもよい。ただし、第1信号処理部21および第2信号処理部31それぞれで、Reset 信号が共通であり、Trans 信号も共通であり、 $Hold_{A,1}$ 信号と $Hold_{B,1}$ 信号とが互いに共通であり、 $Hold_{A,2}$ 信号と $Hold_{B,2}$ 信号とが互いに共通であるのが好適である。このようにすることにより、M個の読出回路 $R_{A,1} \sim R_{A,M}$ およびN個の読出回路 $R_{B,1} \sim R_{B,N}$ は同一タイミングで動作し、M個の保持回路 $HA_{1,1,1} \sim HA_{1,M,1}$ およびN個の保持回路 $HB_{1,1,1} \sim HB_{1,N,1}$ は同一タイミングで動作し、M個の保持回路 $HA_{1,2,1} \sim HA_{1,M,2}$ およびN個の保持回路 $HB_{1,2,1} \sim HB_{1,N,2}$ は同一タイミングで動作する。したがって、行方向および列方向それぞれの入射光強度分布として同一タイミングのものを測定することができる。

【0048】

以上のように、第1実施形態に係る光検出装置1では、第1信号処理部21に含まれるM個の読出回路 $R_{A,m}$ が同一タイミングで動作し、M個の保持回路 $HA_{m,1}$ が同一タイミングで動作し、M個の保持回路 $HA_{m,2}$ が同一タイミングで動作することができる。すなわち、第m行にあるN個のフォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ を接続する配線 $L_{A,m}$ から出力される電荷を同一タイミングで読み出すことができる。第2信号処理部31でも同様である。したがって、第1実施形態に係る光検出装置1は、入射光強度分布が時間的に変化する場合であっても同一タイミングで入射光強度分布を得ることができる。

【0049】

(第2実施形態)

次に、本発明に係る光検出装置の第2実施形態について説明する。図10は、第2実施形態に係る光検出装置2の概略構成図である。この図に示されるように、光検出装置2は、光検出部10、信号処理部22および制御部42を備える。光検出部10は、第1実施形態におけるものと同様のものである。信号処理部22は、M本の配線 $L_{A,1} \sim L_{A,M}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{A,m}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{A,m}$ を出力するとともに、N本の配線 $L_{B,1} \sim L_{B,N}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{B,n}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{B,n}$ を出力する。制御部42

は、信号処理部22の動作を制御する。

【0050】

図11は、第2実施形態に係る光検出装置2の信号処理部22の構成図である。この光検出装置2の信号処理部22は、M個の読出回路 $R_{A,1} \sim R_{A,M}$ 、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ 、N個の読出回路 $R_{B,1} \sim R_{B,N}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ および減算回路Sを含む。この光検出装置2の信号処理部22は、第1実施形態に係る光検出装置1の第1信号処理部21および第2信号処理部31の双方を含む構成と略同様のものであるが、減算回路 S_A および S_B に替えて1個の減算回路Sを有している点で相違する。なお、この図では、各スイッチの開閉を制御する信号線の表記を省略している。

【0051】

この信号処理部22は、各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1}$ および保持回路 $H_{A,m,2}$ の何れかに保持し、各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1}$ および保持回路 $H_{B,n,2}$ の何れかに保持する。そして、信号処理部22は、保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ とを減算回路Sに入力して、これらの差($V_{A,m,1} - V_{A,m,2}$)を表す電圧値 $V_{A,m}$ を減算回路Sから出力するとともに、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ とを減算回路Sに入力して、これらの差($V_{B,n,1} - V_{B,n,2}$)を表す電圧値 $V_{B,n}$ を減算回路Sから出力する。

【0052】

この第2実施形態に係る光検出装置2の動作は、第1実施形態に係る光検出装置1の動作と略同様であり、行方向および列方向それぞれの入射光強度分布として同一タイミングのものを測定することができる。ただし、光検出装置2では、1個の減算回路Sから電圧値 $V_{A,1} \sim V_{A,M}$ および電圧値 $V_{B,1} \sim V_{B,N}$ が順次に出力される。

【0053】

(第3実施形態)

次に、本発明に係る光検出装置の第3実施形態について説明する。図12は、第3実施形態に係る光検出装置3の概略構成図である。この図に示されるように、光検出装置3は、光検出部10、第1信号処理部23、第2信号処理部33および制御部43を備える。光検出部10は、第1実施形態におけるものと同様のものである。第1信号処理部23は、M本の配線 $L_{A,1} \sim L_{A,M}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{A,m}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{A,m}$ を出力する。第2信号処理部33は、N本の配線 $L_{B,1} \sim L_{B,N}$ により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線 $L_{B,n}$ を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値 $V_{B,n}$ を出力する。制御部43は、第1信号処理部23および第2信号処理部33それぞれの動作を制御する。

【0054】

図13は、第3実施形態に係る光検出装置3の第1信号処理部23の構成図である。第1信号処理部23は、M個の読出回路 $R_{A,1} \sim R_{A,M}$ 、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ 、M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$ 、M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$ および加減算回路 S_A を含む。各読出回路 $R_{A,m}$ は、配線 $L_{A,m}$ と接続されていて、光検出部10内のフォトダイオードから配線 $L_{A,m}$ を経て転送される電荷を保持し、その保持した電荷の量に応じた電圧値を出力する。

【0055】

各保持回路 $H_{A,m,1}$ は、入力端がスイッチ $SW_{1,1}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,1}$ が閉じているときに読出回路 $R_{A,m}$ から出力さ

れる電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,1}$ は、出力端がスイッチ $SW_{2,1}$ を介して加減算回路 S_A の第1入力端と接続されている。

【0056】

各保持回路 $H_{A,m,2}$ は、入力端がスイッチ $SW_{1,2}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,2}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,2}$ は、出力端がスイッチ $SW_{2,2}$ を介して加減算回路 S_A の第2入力端と接続されている。

【0057】

各保持回路 $H_{A,m,3}$ は、入力端がスイッチ $SW_{1,3}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,3}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,3}$ は、出力端がスイッチ $SW_{2,3}$ を介して加減算回路 S_A の第3入力端と接続されている。

【0058】

各保持回路 $H_{A,m,4}$ は、入力端がスイッチ $SW_{1,4}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,4}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{A,m,4}$ は、出力端がスイッチ $SW_{2,4}$ を介して加減算回路 S_A の第4入力端と接続されている。

【0059】

スイッチ $SW_{1,1}$ は、 $H_{old,A,1}$ 信号により開閉が制御される。スイッチ $SW_{1,2}$ は、 $H_{old,A,2}$ 信号により開閉が制御される。スイッチ $SW_{1,3}$ は、 $H_{old,A,3}$ 信号により開閉が制御される。スイッチ $SW_{1,4}$ は、 $H_{old,A,4}$ 信号により開閉が制御される。また、スイッチ $SW_{2,1} \sim SW_{2,4}$ それぞれは、 $Shift_{A,m}$ 信号により開閉が制御される。これらの信号は制御部43から出力される。

【0060】

加減算回路 S_A は、第1入力端、第2入力端、第3入力端および第4入力端を有する。加減算回路 S_A は、第1入力端に入力した電圧値 $V_{A,m,1}$ と、第2入力端に入力した電圧値 $V_{A,m,2}$ と、第3入力端に入力した電圧値 $V_{A,m,3}$ と、第4入力端に入力した電圧値 $V_{A,m,4}$ とに基づいて、これらの電圧値を加減算した結果を表す電圧値 $V_{A,m}$ ($= ((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2}))$) を出力する。第1入力端、第2入力端、第3入力端および第4入力端それぞれは、制御部43から出力される $Reset_{A}$ 信号により開閉が制御されるスイッチにより接地電位とも接続され得る。

【0061】

図14は、第3実施形態に係る光検出装置3の第2信号処理部33の構成図である。第2信号処理部33は、N個の読出回路 $R_{B,1} \sim R_{B,N}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ 、N個の保持回路 $H_{B,1,3} \sim H_{B,N,3}$ 、N個の保持回路 $H_{B,1,4} \sim H_{B,N,4}$ および加減算回路 S_B を含む。各読出回路 $R_{B,n}$ は、配線 $L_{B,n}$ と接続されていて、光検出部10内のフォトダイオードから配線 $L_{B,n}$ を経て転送される電荷を保持し、その保持した電荷の量に応じた電圧値を出力する。

【0062】

各保持回路 $H_{B,n,1}$ は、入力端がスイッチ $SW_{1,1}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,1}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,1}$ は、出力端がスイッチ $SW_{2,1}$ を介して加減算回路 S_B の第1入力端と接続されている。

【0063】

各保持回路 $H_{B,n,2}$ は、入力端がスイッチ $SW_{1,2}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,2}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,2}$ は、出力端がスイッチ $SW_{2,2}$ を介して加減算回路 S_B の第2入力端と接続されている。

【0064】

各保持回路 $H_{B,n,3}$ は、入力端がスイッチ $SW_{1,3}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,3}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,3}$ は、出力端がスイッチ $SW_{2,3}$ を介して加減算回路 S_B の第3入力端と接続されている。

【0065】

各保持回路 $H_{B,n,4}$ は、入力端がスイッチ $SW_{1,4}$ を介して読出回路 $R_{B,n}$ の出力端と接続されており、スイッチ $SW_{1,4}$ が閉じているときに読出回路 $R_{B,n}$ から出力される電圧値を保持し、その保持した電圧値を出力する。また、各保持回路 $H_{B,n,4}$ は、出力端がスイッチ $SW_{2,4}$ を介して加減算回路 S_B の第4入力端と接続されている。

【0066】

スイッチ $SW_{1,1}$ は、 $H_{old,B,1}$ 信号により開閉が制御される。スイッチ $SW_{1,2}$ は、 $H_{old,B,2}$ 信号により開閉が制御される。スイッチ $SW_{1,3}$ は、 $H_{old,B,3}$ 信号により開閉が制御される。スイッチ $SW_{1,4}$ は、 $H_{old,B,4}$ 信号により開閉が制御される。また、スイッチ $SW_{2,1} \sim SW_{2,4}$ それぞれは、 $Shift_{B,n}$ 信号により開閉が制御される。これらの信号は制御部43から出力される。

【0067】

加減算回路 S_B は、第1入力端、第2入力端、第3入力端および第4入力端を有する。加減算回路 S_B は、第1入力端に入力した電圧値 $V_{B,n,1}$ と、第2入力端に入力した電圧値 $V_{B,n,2}$ と、第3入力端に入力した電圧値 $V_{B,n,3}$ と、第4入力端に入力した電圧値 $V_{B,n,4}$ とに基づいて、これらの電圧値を加減算した結果を表す電圧値 $V_{B,n}$ ($= ((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2}))$) を出力する。第1入力端、第2入力端、第3入力端および第4入力端それぞれは、制御部43から出力される $Reset_B$ 信号により開閉が制御されるスイッチにより接地電位とも接続され得る。

【0068】

図15は、加減算回路 S_A の回路図である。加減算回路 S_A および加減算回路 S_B は同様の回路構成を有している。加減算回路 S_A は、4個の電圧フォロワ回路 $F_1 \sim F_4$ 、6個の抵抗器 $R_1 \sim R_6$ 、および、增幅器を有している。

【0069】

4つの電圧フォロワ回路 $F_1 \sim F_4$ それぞれは、共通の構成を有しており、増幅器の反転入力端子と出力端子とが互いに直接に接続されており、高入力インピーダンスおよび低出力インピーダンスを有し、理想的には増幅率1の増幅回路である。電圧フォロワ回路 F_1 は、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ それぞれから順次に出力される電圧値 $V_{A,m,2}$ を非反転入力端子に入力する。電圧フォロワ回路 F_2 は、M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$ それぞれから順次に出力される電圧値 $V_{A,m,3}$ を非反転入力端子に入力する。電圧フォロワ回路 F_3 は、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ それぞれから順次に出力される電圧値 $V_{A,m,1}$ を非反転入力端子に入力する。電圧フォロワ回路 F_4 は、M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$ それぞれから順次に出力される電圧値 $V_{A,m,4}$ を非反転入力端子に入力する。

【0070】

增幅器の反転入力端子は、抵抗器 R_1 を介して電圧フォロワ回路 F_1 の出力端子と接続され、抵抗器 R_2 を介して電圧フォロワ回路 F_2 の出力端子と接続され、抵抗器 R_5 を介して自己の出力端子と接続されている。增幅器の非反転入力端子は、抵抗器 R_3 を介して電圧フォロワ回路 F_3 の出力端子と接続され、抵抗器 R_4 を介して電圧フォロワ回路 F_4 の出力端子と接続され、抵抗器 R_6 を介して接地電位と接続されている。電圧フォロワ回路 $F_1 \sim F_4$ それぞれの増幅率を1として、6個の抵抗器 $R_1 \sim R_6$ それぞれの抵抗値が互いに等しいとすると、加減算回路 S_A の出力端子から出力される電圧値 $V_{A,m}$ は、「 $V_{A,m} = ((V_{A,m,4} - V_{A,m,3}) - (V_{A,m,2} - V_{A,m,1}))$ 」なる式で表される。

【0071】

次に、第3実施形態に係る光検出装置3の動作例について説明する。ここでは第1信号

処理部23の動作について説明するが、第2信号処理部33の動作も同様である。図16は、第3実施形態に係る光検出装置3の第1信号処理部23の動作を説明するタイミングチャートである。なお、ここでは、光検出装置3が発光ダイオード(LED)とともに用いられる場合、例えば、LEDから出力された光が直接に光検出装置3の光検出部10に入射する場合や、LEDから出力されて対象物に照射された光の像がレンズ系を介して光検出装置3の光検出部10に結像される場合について説明する。

【0072】

この図には、最上段にLEDの発光タイミングが示されており、続いて上から順に、各読出回路RA,mのトランジスタT3のゲート端子に入力するReset信号、各読出回路RA,mのトランジスタT2のゲート端子に入力するTrans信号、各読出回路RA,mと保持回路HA,m,1との間に設けられたスイッチSW11の開閉を制御するHoldA,1信号、各読出回路RA,mと保持回路HA,m,2との間に設けられたスイッチSW12の開閉を制御するHoldA,2信号、各読出回路RA,mと保持回路HA,m,3との間に設けられたスイッチSW13の開閉を制御するHoldA,3信号、各読出回路RA,mと保持回路HA,m,4との間に設けられたスイッチSW14の開閉を制御するHoldA,4信号、加減算回路SAの各入力端と接地電位との間に設けられたスイッチの開閉を制御するResetA信号、保持回路HA,1,1～HA,1,4と加減算回路SAとの間に設けられたスイッチSW21～SW24の開閉を制御するShiftA,1信号、保持回路HA,2,1～HA,2,4と加減算回路SAとの間に設けられたスイッチSW21～SW24の開閉を制御するShiftA,2信号、保持回路HA,M,1～HA,M,4と加減算回路SAとの間に設けられたスイッチSW21～SW24の開閉を制御するShiftA,M信号、ならびに、加減算回路SAから出力される電圧値VA,m、それぞれの波形が示されている。

【0073】

時刻t₀前には、LEDはOFF(消灯)状態であり、Reset信号はハイレベルであり、Trans信号はローレベルであり、HoldA,1信号はローレベルであり、HoldA,2信号はローレベルであり、HoldA,3信号はローレベルであり、HoldA,4信号はローレベルであり、ResetA信号はローレベルであり、各ShiftA,m信号はローレベルである。Reset信号は、時刻t₀にローレベルに転じ、時刻t₀より後の時刻t₂にハイレベルに戻る。Trans信号は、時刻t₀より後であって時刻t₂より前の時刻t₁にハイレベルに転じ、時刻t₂より後の時刻t₃にローレベルに戻る。LEDは、時刻t₃にON(点灯)状態となる。

【0074】

時刻t₀前にReset信号がハイレベルであって、時刻t₀前から時刻t₁までの期間はTrans信号がローレベルであるので、この期間では、各読出回路RA,mの容量部Cの電荷が放電されて初期状態とされており、その初期状態にある電圧値が各読出回路RA,mから出力される。時刻t₀と時刻t₁との間の或る一定期間に、HoldA,1信号がハイレベルとなって、スイッチSW11が閉じ、そのときの各読出回路RA,mの出力電圧値VA,m,1が保持回路HA,m,1に保持される。各読出回路RA,mの容量部Cが初期状態であることから、この電圧値VA,m,1は暗信号成分を含む。

【0075】

時刻t₁から時刻t₂までの期間は、Reset信号がローレベルであって、Trans信号がハイレベルであるので、光検出部10内のフォトダイオードから各配線LA,mを経て転送される電荷が読出回路RA,mの容量部Cに保持されて、その電荷量に応じた電圧値が各読出回路RA,mから出力される。時刻t₁と時刻t₂との間の或る一定期間に、HoldA,2信号がハイレベルとなって、スイッチSW12が閉じ、そのときの各読出回路RA,mの出力電圧値VA,m,2が保持回路HA,m,2に保持される。LEDがOFF状態であって、背景光が光検出部10に入射したことに伴ってフォトダイオードで発生した電荷が読出回路RA,mにより読み出されるので、この電圧値VA,m,2は背景光成分および暗信号成分を含む。

【0076】

時刻 t_2 から時刻 t_3 までの期間は、Reset信号がハイレベルであって、Trans信号がハイレベルであるので、この期間では、各読出回路 $R_{A,m}$ の容量部Cの電荷が放電されて初期状態とされる。また、Trans信号もハイレベルであるので、フォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ に転送残りの電荷がある場合、その電荷も放電されて初期状態とされる。時刻 t_3 からフォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ に電荷蓄積が開始される。

【0077】

時刻 t_3 から時刻 t_{10} までの期間は、Reset信号はハイレベルであり、Trans信号はローレベルである。Reset信号は、時刻 t_{10} にローレベルに転じ、時刻 t_{10} より後の時刻 t_{12} にハイレベルに戻る。Trans信号は、時刻 t_{10} より後であって時刻 t_{12} より前の時刻 t_{11} にハイレベルに転じ、時刻 t_{12} より後の時刻 t_{13} にローレベルに戻る。LEDは、時刻 t_3 から時刻 t_{12} 前までON状態である。

【0078】

時刻 t_{10} 前にReset信号がハイレベルであって、時刻 t_{10} 前から時刻 t_{11} までの期間はTrans信号がローレベルであるので、この期間では、各読出回路 $R_{A,m}$ の容量部Cの電荷が放電されて初期状態とされており、その初期状態にある電圧値が各読出回路 $R_{A,m}$ から出力される。時刻 t_{10} と時刻 t_{11} との間の或る一定期間に、Hold_{A,3}信号がハイレベルとなって、スイッチ SW_{13} が閉じ、そのときの各読出回路 $R_{A,m}$ の出力電圧値 $V_{A,m,3}$ が保持回路 $H_{A,m,3}$ に保持される。各読出回路 $R_{A,m}$ の容量部Cが初期状態であることから、この電圧値 $V_{A,m,3}$ は暗信号成分を含む。

【0079】

時刻 t_{11} から時刻 t_{12} までの期間は、Reset信号がローレベルであって、Trans信号がハイレベルであるので、フォトダイオードから各配線 $L_{A,m}$ を経て流入する電荷が読出回路 $R_{A,m}$ の容量部Cに保持されて、その電荷量に応じた電圧値が各読出回路 $R_{A,m}$ から出力される。時刻 t_{11} と時刻 t_{12} との間の或る一定期間に、Hold_{A,4}信号がハイレベルとなって、スイッチ SW_{14} が閉じ、そのときの各読出回路 $R_{A,m}$ の出力電圧値 $V_{A,m,4}$ が保持回路 $H_{A,m,4}$ に保持される。LEDがON状態であって、LED光および背景光が光検出部10に入射したことに伴ってフォトダイオードで発生した電荷が読出回路 $R_{A,m}$ により読み出されるので、この電圧値 $V_{A,m,4}$ はLED光成分、背景光成分および暗信号成分を含む。

【0080】

時刻 t_{12} から時刻 t_{13} までの期間は、Reset信号がハイレベルであって、Trans信号がハイレベルであるので、この期間では、各読出回路 $R_{A,m}$ の容量部Cの電荷が放電されて初期状態とされる。また、Trans信号もハイレベルであるので、フォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ に転送残りの電荷がある場合、その電荷も放電されて初期状態とされる。時刻 t_{13} からフォトダイオード $PDA_{m,1} \sim PDA_{m,N}$ に電荷蓄積が開始される。

【0081】

時刻 t_{13} から時刻 t_{20} までの期間は、Reset信号がハイレベルであって、Trans信号がローレベルであり、Hold_{A,1}信号、Hold_{A,2}信号、Hold_{A,3}信号およびHold_{A,4}信号それがローレベルのままであるので、保持回路 $H_{A,m,1} \sim H_{A,m,4}$ それぞれに保持される電圧値は、そのまま保持され続ける。この期間において、Reset_A信号は、一定期間だけハイレベルなることをM回繰り返す。そして、Reset_A信号が第m回のハイレベルの後のローレベルとなっている期間に、Shift_{A,m}信号が一定期間だけハイレベルとなる。

【0082】

このShift_{A,m}信号が一定期間だけハイレベルとなることにより、保持回路 $H_{A,m,1} \sim H_{A,m,4}$ と加減算回路 S_A との間に設けられたスイッチ $SW_{21} \sim SW_{24}$ それぞれが閉じて、保持回路 $H_{A,m,1}$ により保持されていた電圧値 $V_{A,m,1}$ が加減算回

路S_Aに入力し、保持回路H_{A,m,2}により保持されていた電圧値V_{A,m,2}が加減算回路S_Aに入力し、保持回路H_{A,m,3}により保持されていた電圧値V_{A,m,3}が加減算回路S_Aに入力し、保持回路H_{A,m,4}により保持されていた電圧値V_{A,m,4}が加減算回路S_Aに入力する。そして、加減算回路S_Aの出力端子から電圧値V_{A,m}(=((V_{A,m,3}-V_{A,m,4})-(V_{A,m,1}-V_{A,m,2})))が出力される。

【0083】

このようにして、第1信号処理部23から電圧値V_{A,1}～V_{A,M}が順次に出力され、列方向の入射光強度分布が得られる。ここで得られる電圧値V_{A,m}は、背景光成分および暗信号成分の双方が除去されて、LED光成分を高精度に表すものである。また、差(V_{A,m,3}-V_{A,m,4})および差(V_{A,m,1}-V_{A,m,2})それぞれを演算することにより、CMOS回路に特有の熱雑音(KTCノイズ)を抑制することができる。

【0084】

なお、第2信号処理部33は、第1信号処理部23の上記動作期間と同じ期間に動作してもよいし、第1信号処理部23の上記動作期間と異なる期間に動作してもよい。ただし、第1信号処理部23および第2信号処理部33それそれで、Reset信号が共通であり、Trans信号も共通であり、Hold_{A,1}信号とHold_{B,1}信号とが互いに共通であり、Hold_{A,2}信号とHold_{B,2}信号とが互いに共通であり、Hold_{A,3}信号とHold_{B,3}信号とが互いに共通であり、Hold_{A,4}信号とHold_{B,4}信号とが互いに共通であるのが好適である。このようにすることにより、M個の読出回路R_{A,1}～R_{A,M}およびN個の読出回路R_{B,1}～R_{B,N}は同一タイミングで動作し、M個の保持回路H_{A,1,1}～H_{A,M,1}およびN個の保持回路H_{B,1,1}～H_{B,N,1}は同一タイミングで動作し、M個の保持回路H_{A,1,2}～H_{A,M,2}およびN個の保持回路H_{B,1,2}～H_{B,N,2}は同一タイミングで動作し、M個の保持回路H_{A,1,3}～H_{A,M,3}およびN個の保持回路H_{B,1,3}～H_{B,N,3}は同一タイミングで動作し、M個の保持回路H_{A,1,4}～H_{A,M,4}およびN個の保持回路H_{B,1,4}～H_{B,N,4}は同一タイミングで動作する。したがって、行方向および列方向それぞれの入射光強度分布として同一タイミングのものを測定することができる。

【0085】

以上のように、第3実施形態に係る光検出装置3では、第1信号処理部23に含まれるM個の読出回路R_{A,m}が同一タイミングで動作し、M個の保持回路H_{A,m,1}が同一タイミングで動作し、M個の保持回路H_{A,m,2}が同一タイミングで動作し、M個の保持回路H_{A,m,3}が同一タイミングで動作し、M個の保持回路H_{A,m,4}が同一タイミングで動作することができる。すなわち、第m行にあるN個のフォトダイオードPDA,m,1～PDA,m,Nを接続する配線L_{A,m}から出力される電荷を同一タイミングで読み出すことができる。第2信号処理部33でも同様である。したがって、第3実施形態に係る光検出装置3は、入射光強度分布が時間的に変化する場合であっても同一タイミングで入射光強度分布を得ることができる。

【0086】

(第4実施形態)

次に、本発明に係る光検出装置の第4実施形態について説明する。図17は、第4実施形態に係る光検出装置4の概略構成図である。この図に示されるように、光検出装置4は、光検出部10、信号処理部24および制御部44を備える。光検出部10は、第1実施形態におけるものと同様のものである。信号処理部24は、M本の配線L_{A,1}～L_{A,M}により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線L_{A,m}を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値V_{A,m}を出力するとともに、N本の配線L_{B,1}～L_{B,N}により光検出部10と電気的に接続されており、光検出部10内のフォトダイオードから各配線L_{B,n}を経て転送される電荷を保持し、この保持した電荷の量に応じた電圧値V_{B,n}を出力する。制御部44は、信号処理部24の動作を制御する。

【0087】

図18は、第4実施形態に係る光検出装置4の信号処理部24の構成図である。この光検出装置4の信号処理部24は、M個の読出回路 $R_{A,1} \sim R_{A,M}$ 、M個の保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、M個の保持回路 $H_{A,1,2} \sim H_{A,M,2}$ 、M個の保持回路 $H_{A,1,3} \sim H_{A,M,3}$ 、M個の保持回路 $H_{A,1,4} \sim H_{A,M,4}$ 、N個の読出回路 $R_{B,1} \sim R_{B,N}$ 、N個の保持回路 $H_{B,1,1} \sim H_{B,N,1}$ 、N個の保持回路 $H_{B,1,2} \sim H_{B,N,2}$ 、N個の保持回路 $H_{B,1,3} \sim H_{B,N,3}$ 、N個の保持回路 $H_{B,1,4} \sim H_{B,N,4}$ および加減算回路Sを含む。この光検出装置4の信号処理部24は、第3実施形態に係る光検出装置3の第1信号処理部23および第2信号処理部33の双方を含む構成と略同様のものであるが、加減算回路 S_A および S_B に替えて1個の加減算回路Sを有している点で相違する。なお、この図では、各スイッチの開閉を制御する信号線の表記を省略している。

【0088】

この信号処理部24は、各読出回路 $R_{A,m}$ から出力される電圧値を保持回路 $H_{A,m,1} \sim H_{A,m,4}$ の何れかに保持し、各読出回路 $R_{B,n}$ から出力される電圧値を保持回路 $H_{B,n,1} \sim H_{B,n,4}$ の何れかに保持する。そして、信号処理部24は、保持回路 $H_{A,m,1}$ から出力される電圧値 $V_{A,m,1}$ と、保持回路 $H_{A,m,2}$ から出力される電圧値 $V_{A,m,2}$ と、保持回路 $H_{A,m,3}$ から出力される電圧値 $V_{A,m,3}$ と、保持回路 $H_{A,m,4}$ から出力される電圧値 $V_{A,m,4}$ とを加減算回路Sに入力して、これらの加減算値 $((V_{A,m,3} - V_{A,m,4}) - (V_{A,m,1} - V_{A,m,2}))$ を表す電圧値 $V_{A,m}$ を加減算回路Sから出力する。また、信号処理部24は、保持回路 $H_{B,n,1}$ から出力される電圧値 $V_{B,n,1}$ と、保持回路 $H_{B,n,2}$ から出力される電圧値 $V_{B,n,2}$ と、保持回路 $H_{B,n,3}$ から出力される電圧値 $V_{B,n,3}$ と、保持回路 $H_{B,n,4}$ から出力される電圧値 $V_{B,n,4}$ とを加減算回路Sに入力して、これらの加減算値 $((V_{B,n,3} - V_{B,n,4}) - (V_{B,n,1} - V_{B,n,2}))$ を表す電圧値 $V_{B,n}$ を加減算回路Sから出力する。

【0089】

この第4実施形態に係る光検出装置4の動作は、第3実施形態に係る光検出装置3の動作と略同様であり、行方向および列方向それぞれの入射光強度分布として同一タイミングのものを測定することができる。ただし、光検出装置4では、1個の加減算回路Sから電圧値 $V_{A,1} \sim V_{A,M}$ および電圧値 $V_{B,1} \sim V_{B,N}$ が順次に出力される。

【図面の簡単な説明】

【0090】

【図1】第1実施形態に係る光検出装置1の概略構成図である。

【図2】光検出部10の構成図である。

【図3】フォトダイオードの断面図である。

【図4】第1実施形態に係る光検出装置1の第1信号処理部21の構成図である。

【図5】第1実施形態に係る光検出装置1の第2信号処理部31の構成図である。

【図6】読出回路 $R_{A,m}$ の回路図である。

【図7】保持回路 $H_{A,m,1}$ の回路図である。

【図8】減算回路 S_A の回路図である。

【図9】第1実施形態に係る光検出装置1の第1信号処理部21の動作を説明するタイミングチャートである。

【図10】第2実施形態に係る光検出装置2の概略構成図である。

【図11】第2実施形態に係る光検出装置2の信号処理部22の構成図である。

【図12】第3実施形態に係る光検出装置3の概略構成図である。

【図13】第3実施形態に係る光検出装置3の第1信号処理部23の構成図である。

【図14】第3実施形態に係る光検出装置3の第2信号処理部33の構成図である。

【図15】加減算回路 S_A の回路図である。

【図16】第3実施形態に係る光検出装置3の第1信号処理部23の動作を説明するタイミングチャートである。

【図17】第4実施形態に係る光検出装置4の概略構成図である。

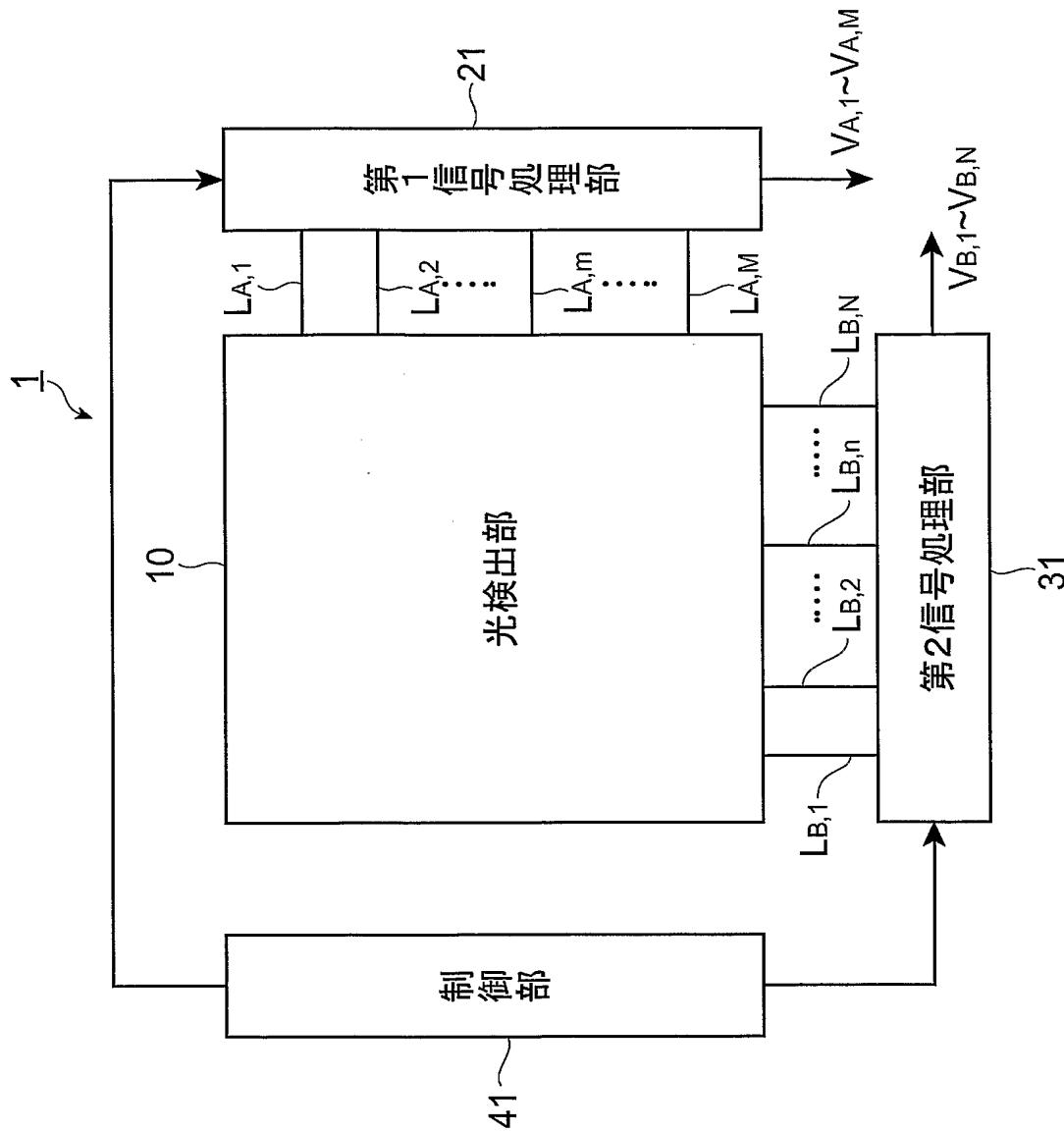
【図18】第4実施形態に係る光検出装置4の信号処理部22の構成図である。

【符号の説明】

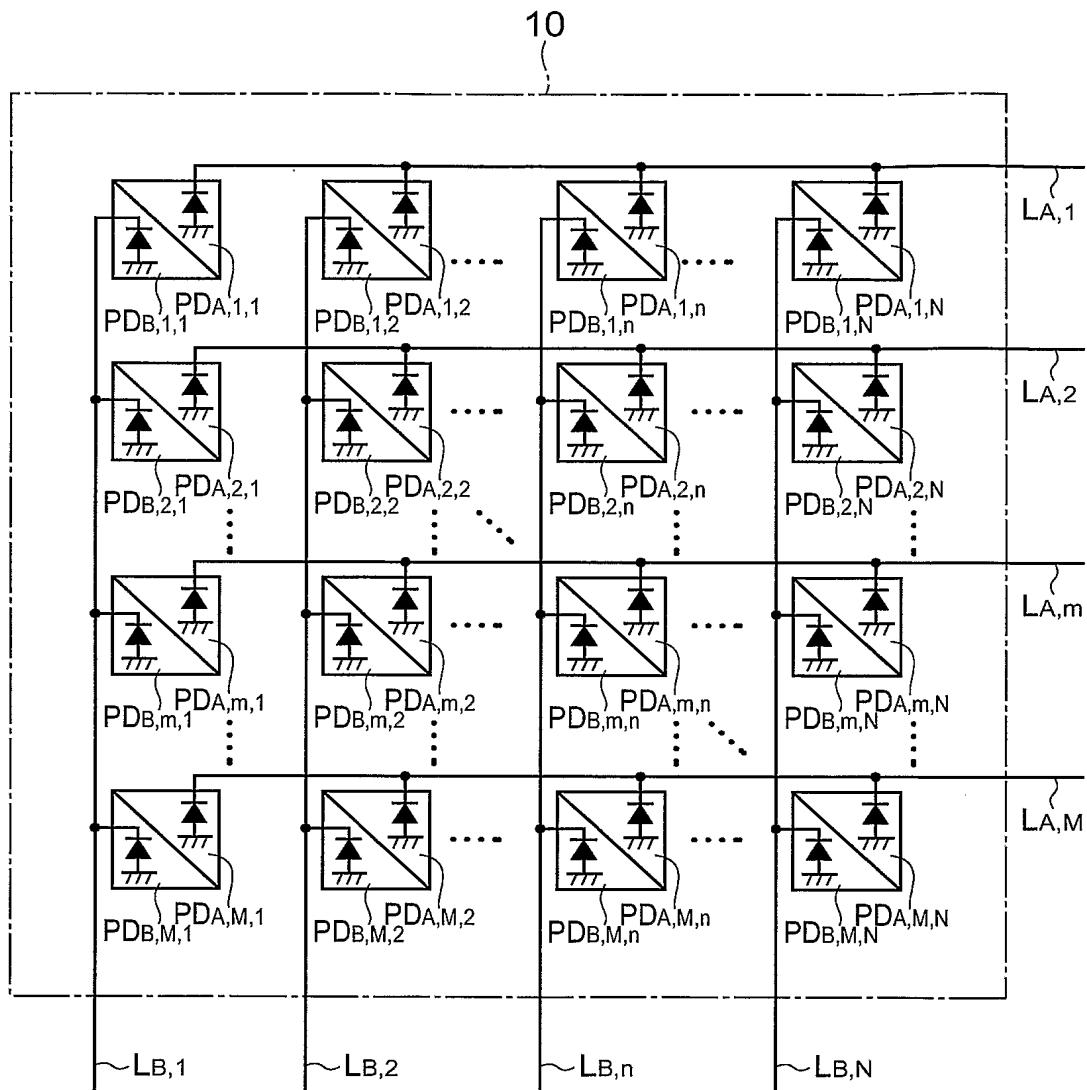
【0091】

1～4…光検出装置、10…光検出部、21，23…第1信号処理部、22，24…信号処理部、31，33…第2信号処理部、41～44…制御部。

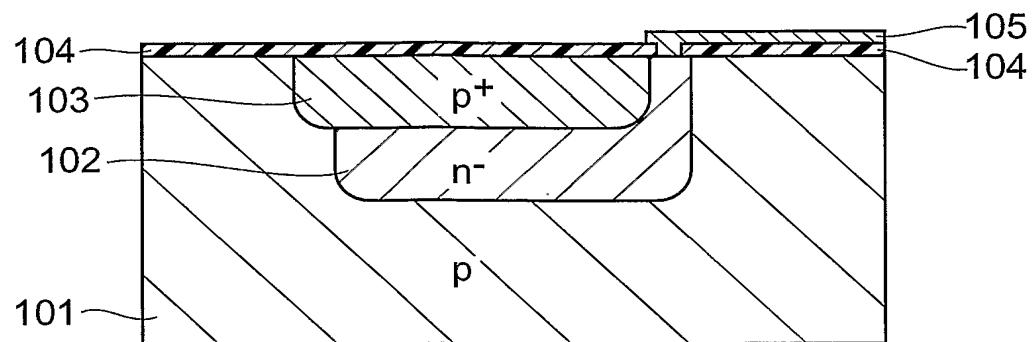
【書類名】 図面
【図 1】



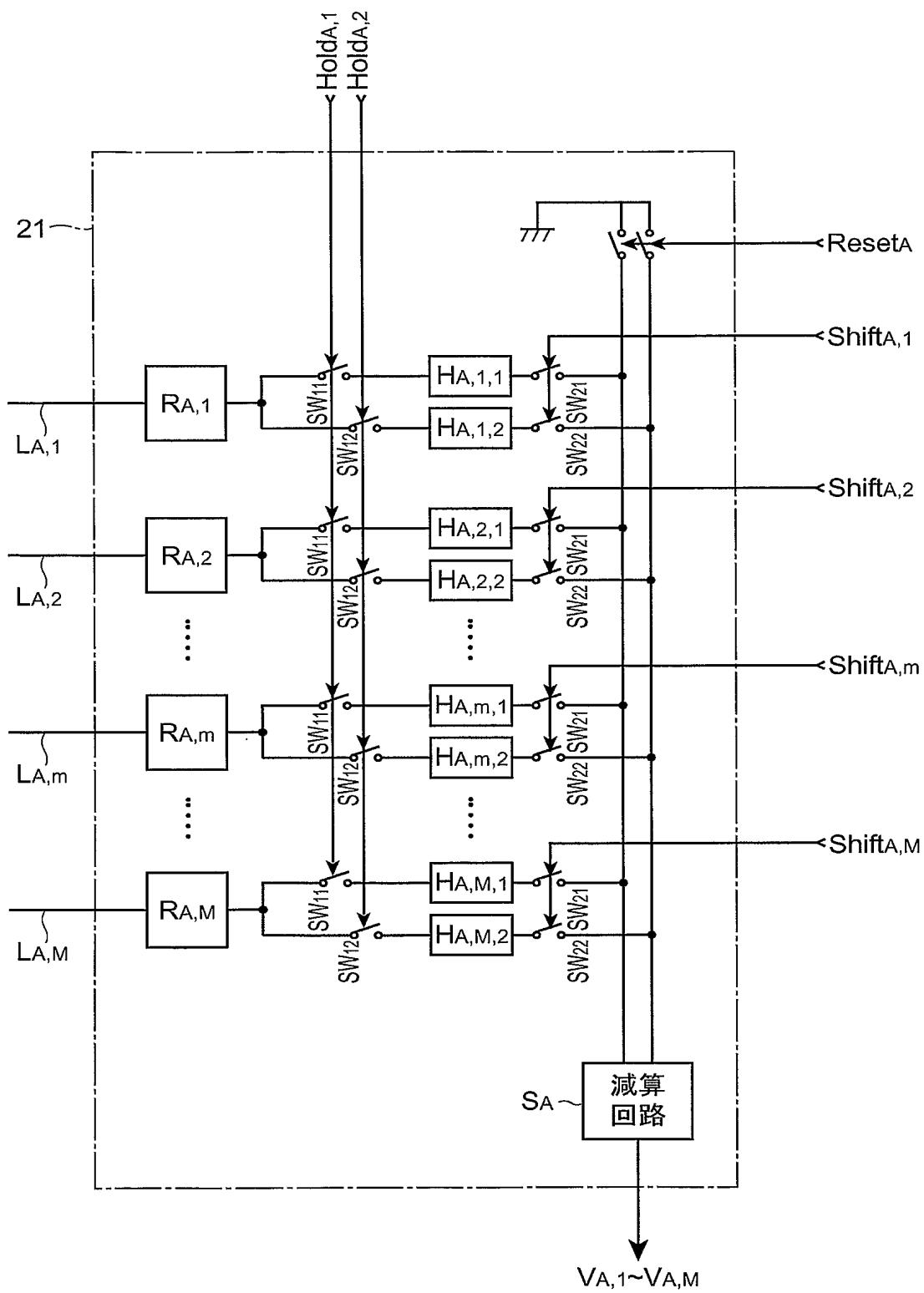
【図 2】



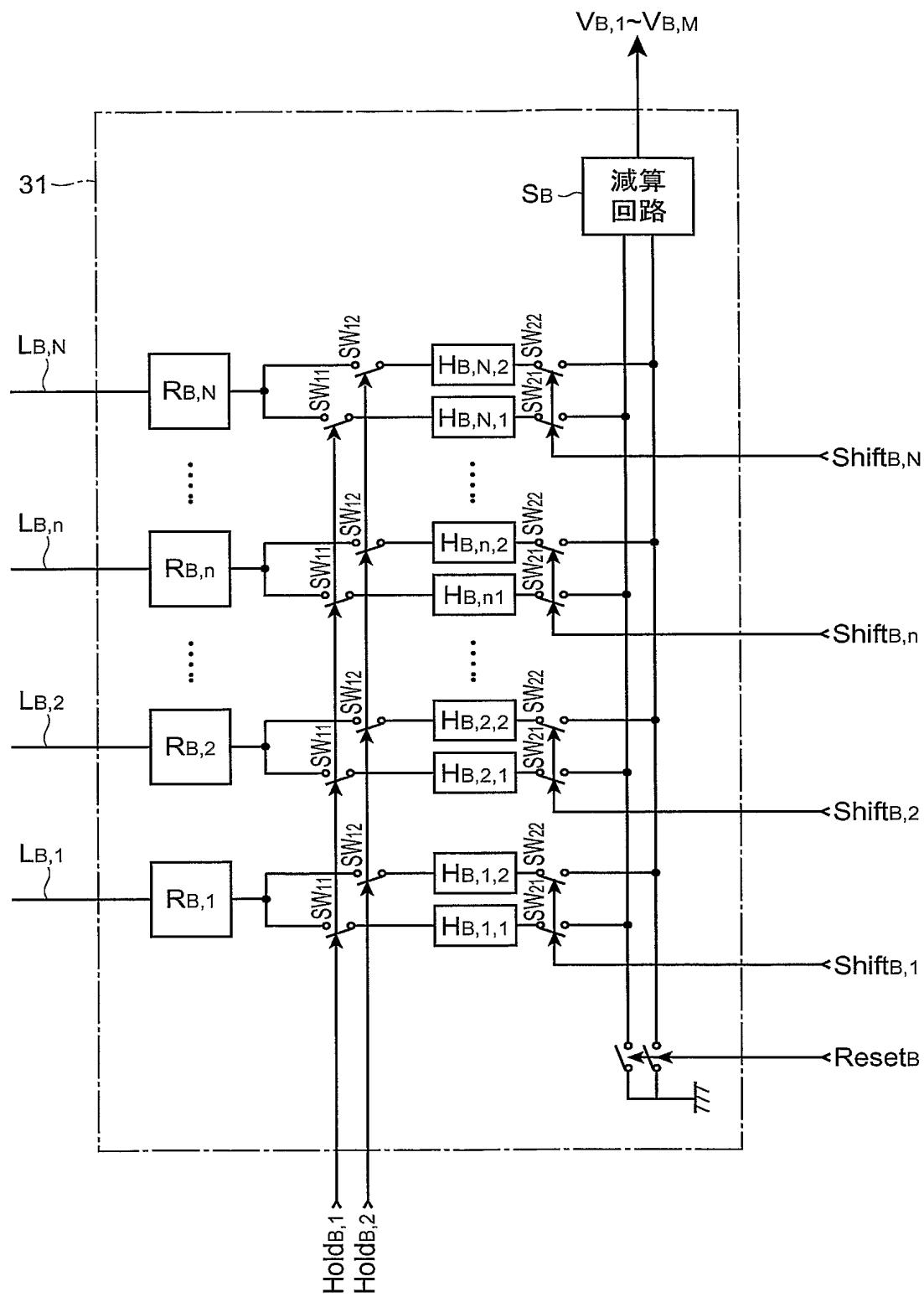
【図3】



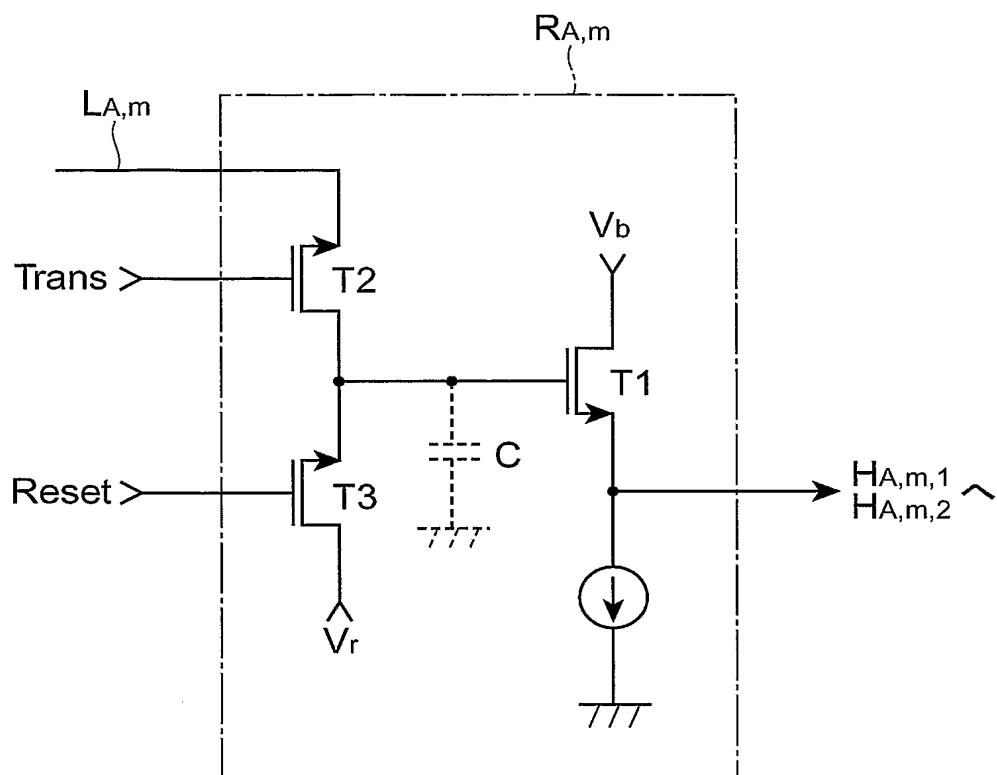
【図 4】



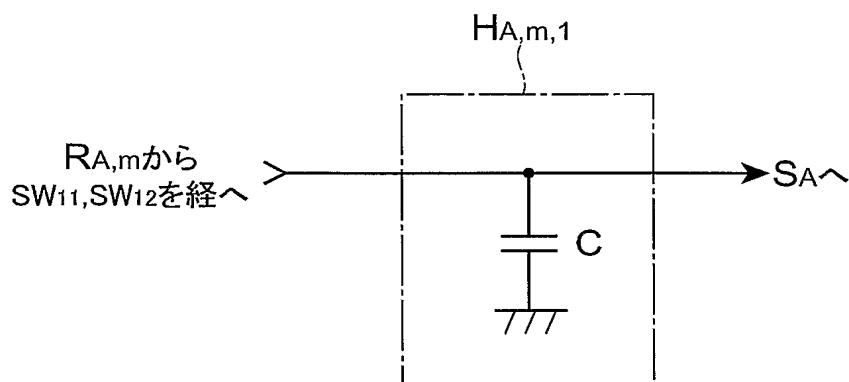
【図 5】



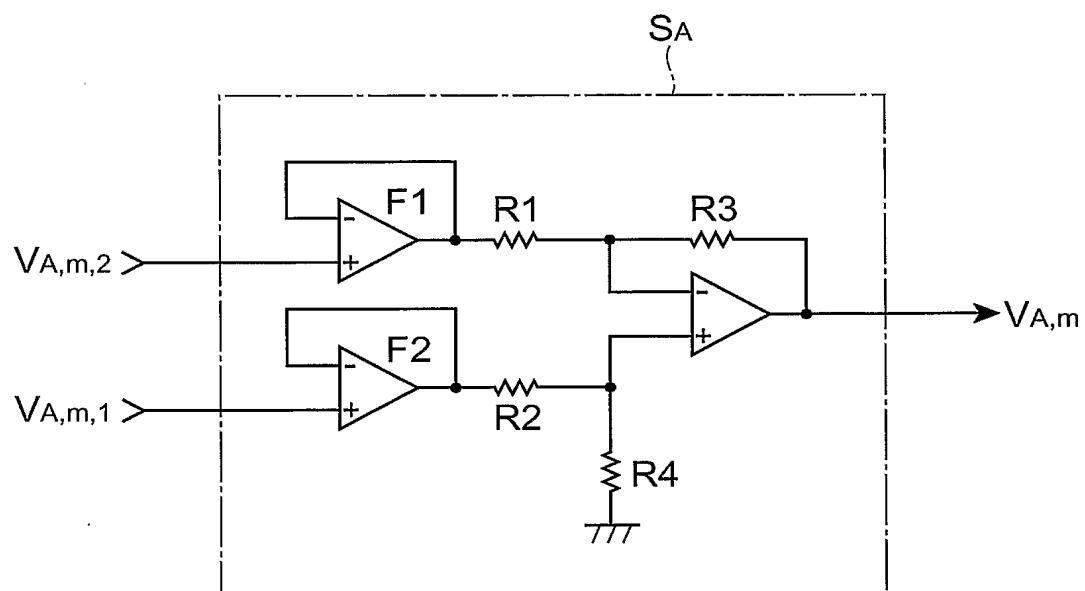
【図 6】



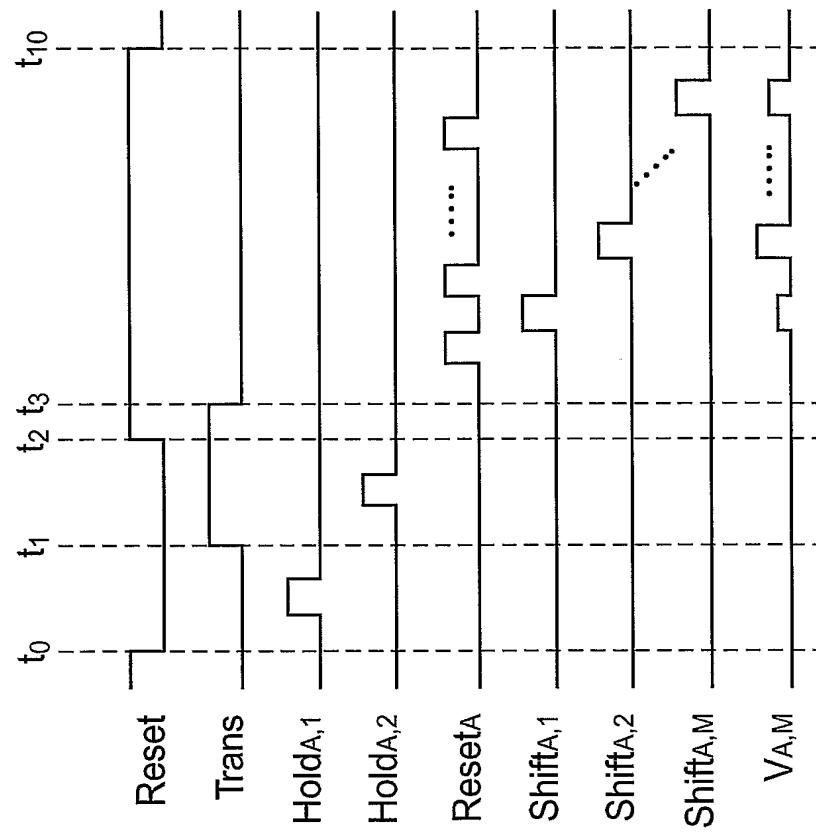
【図7】



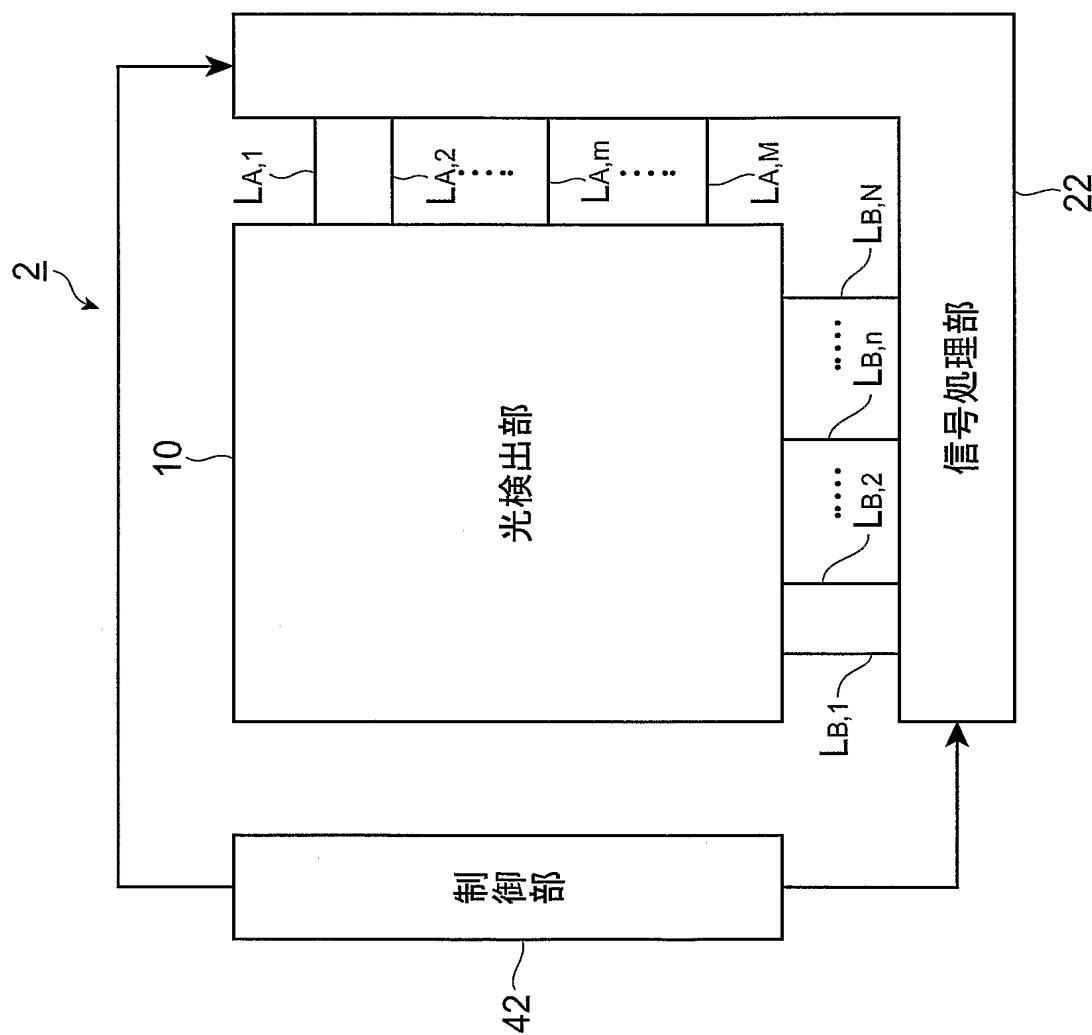
【図8】



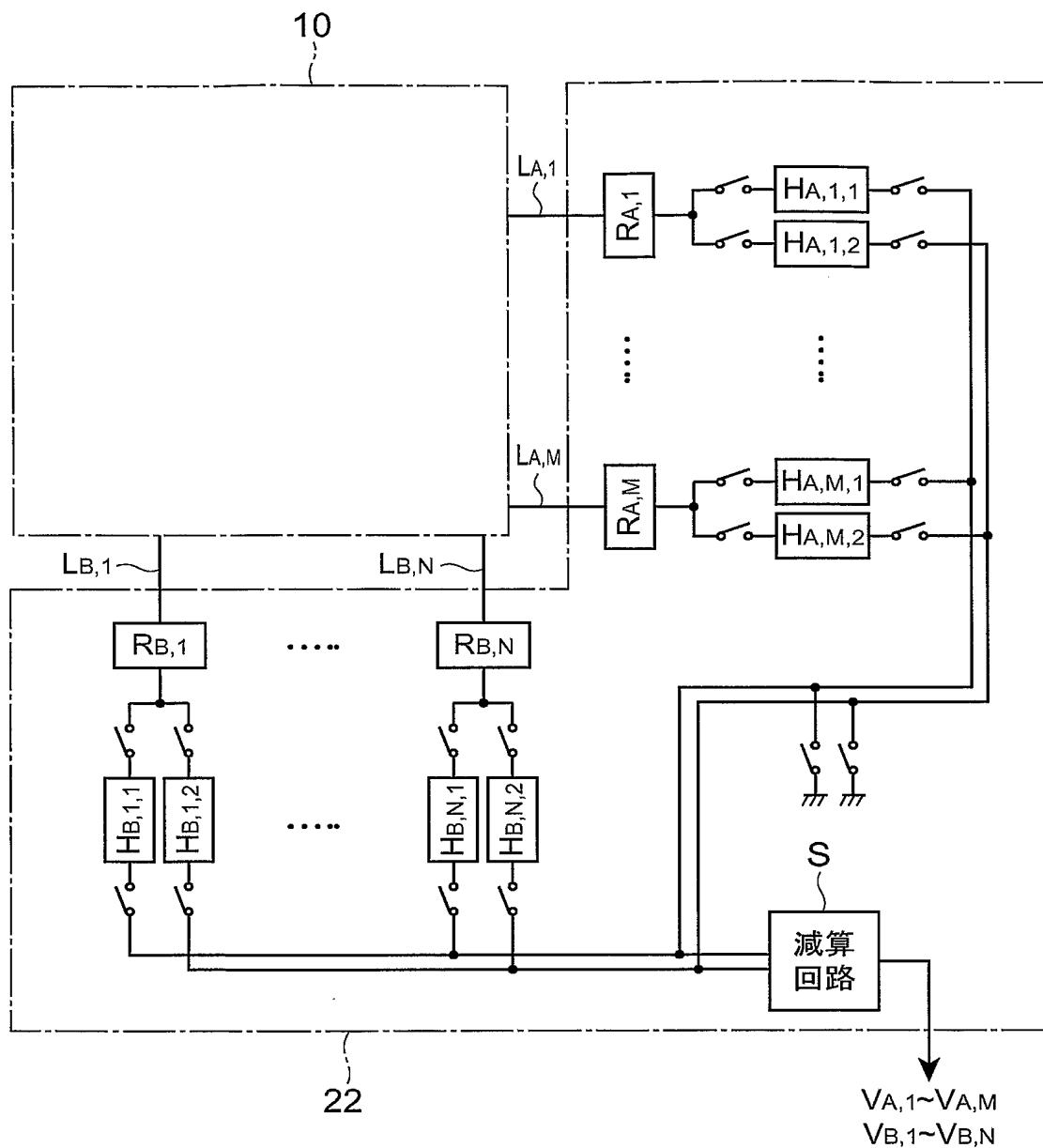
【図 9】



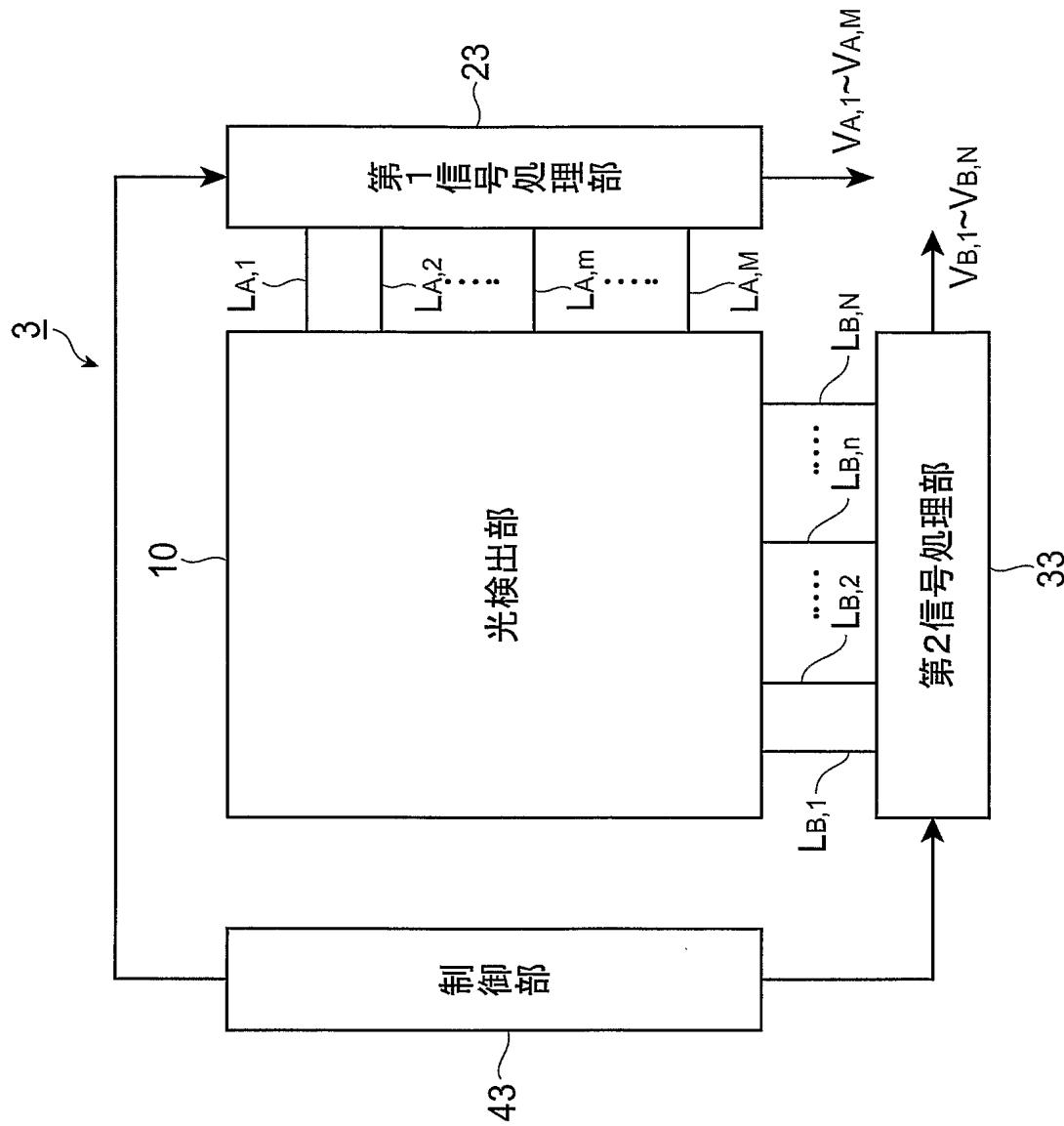
【図 10】



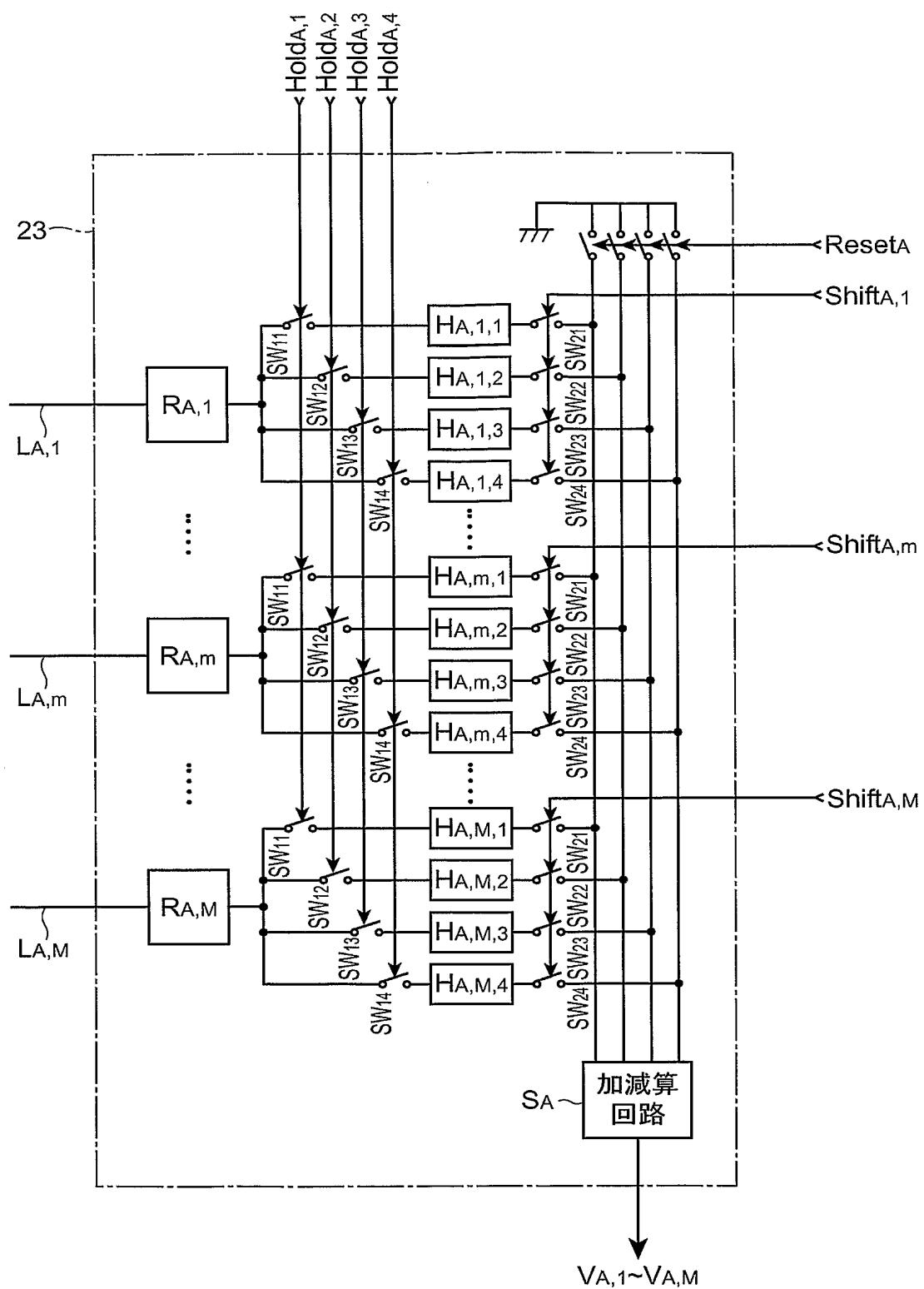
【図 11】



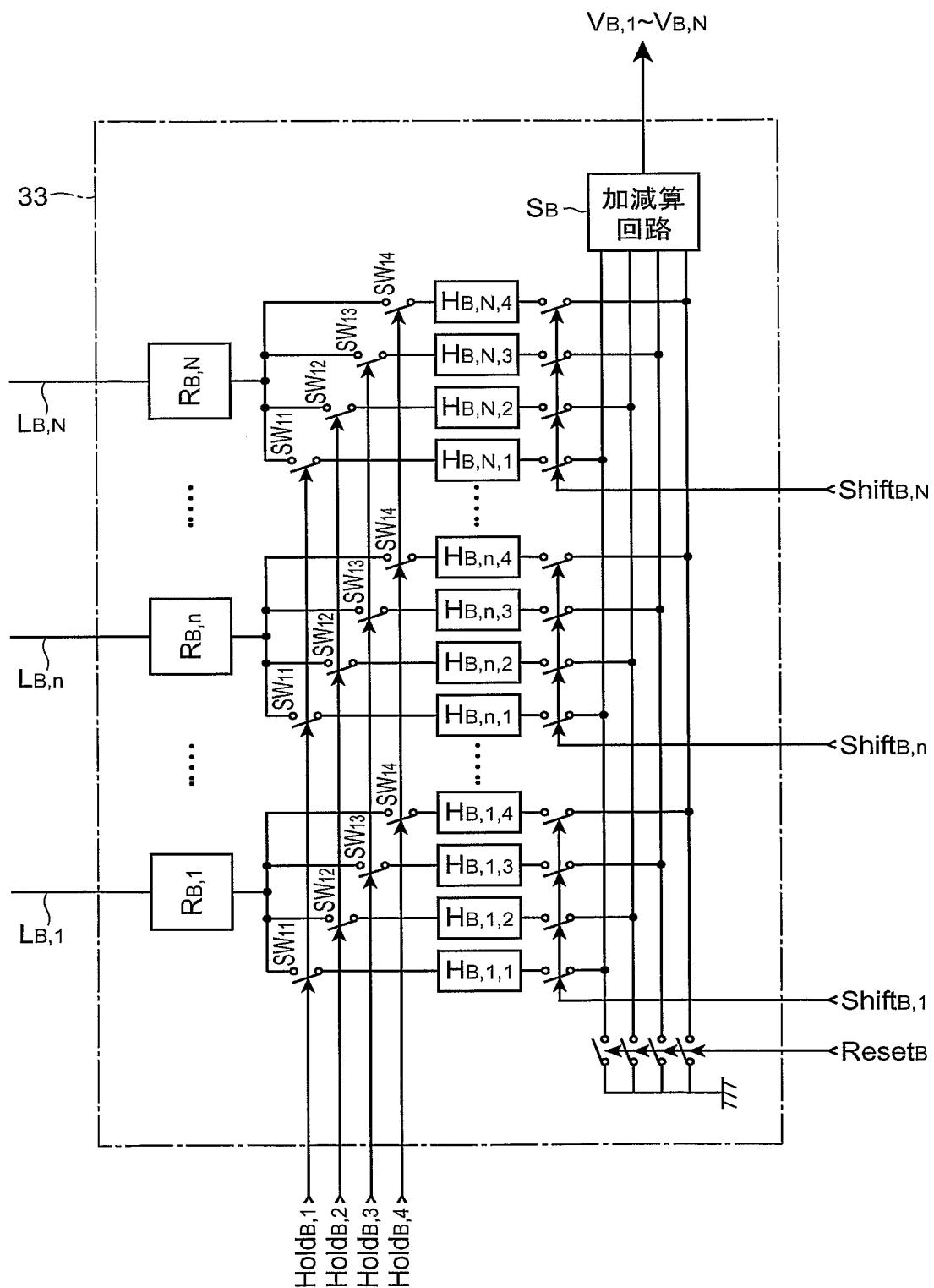
【図 12】



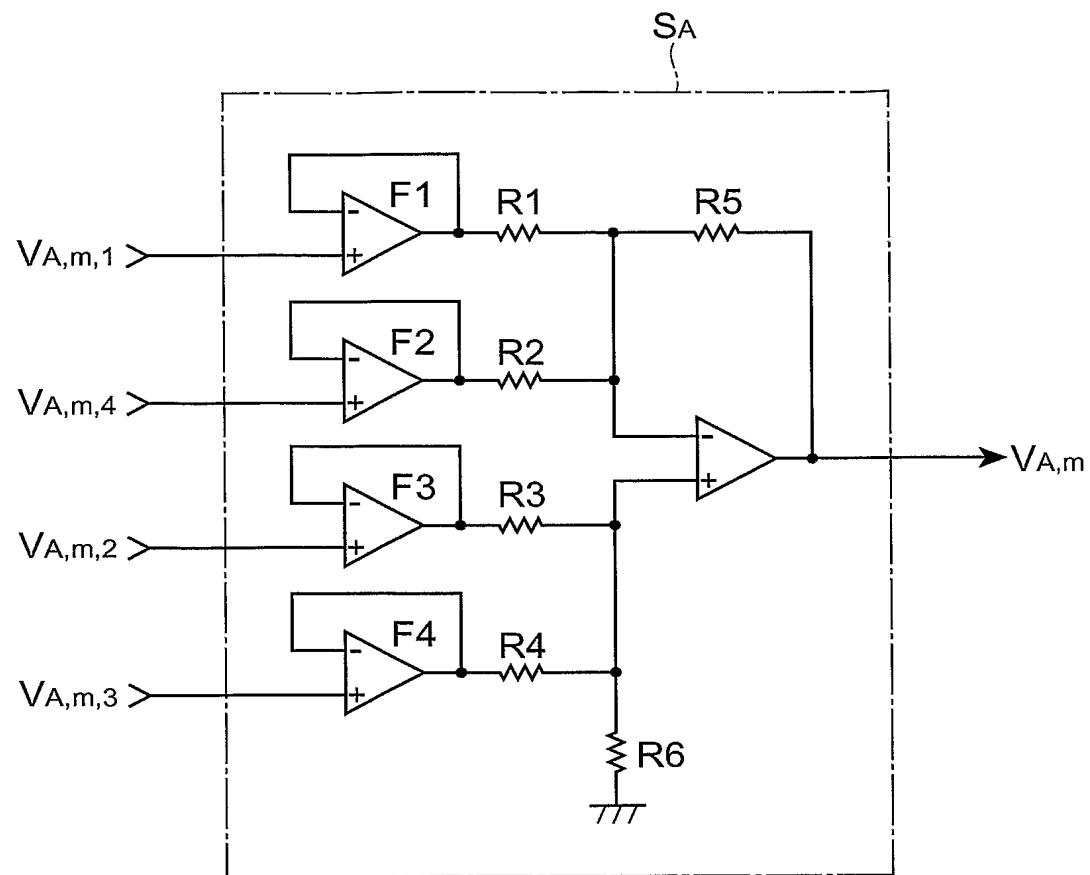
【図 13】



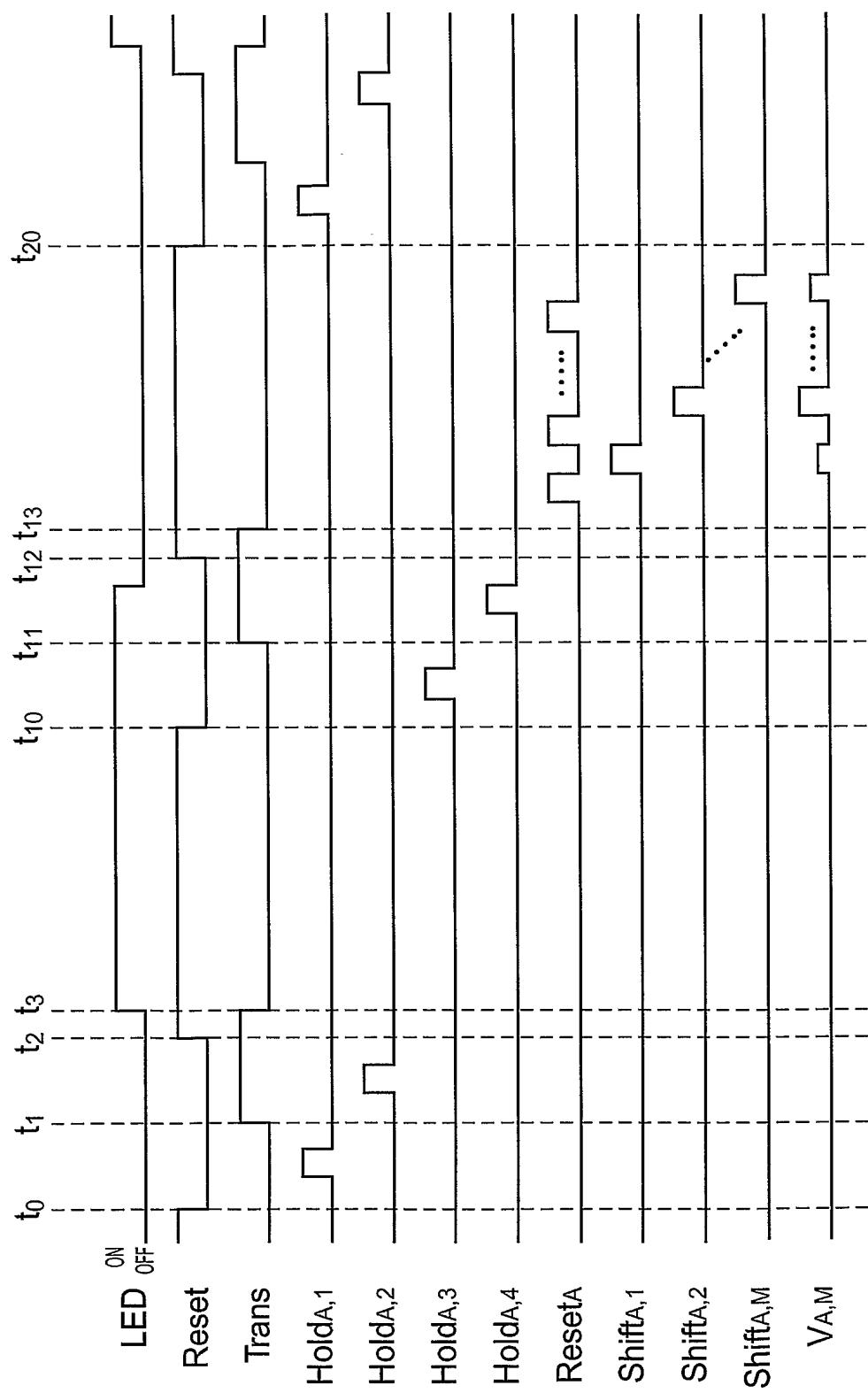
【図 14】



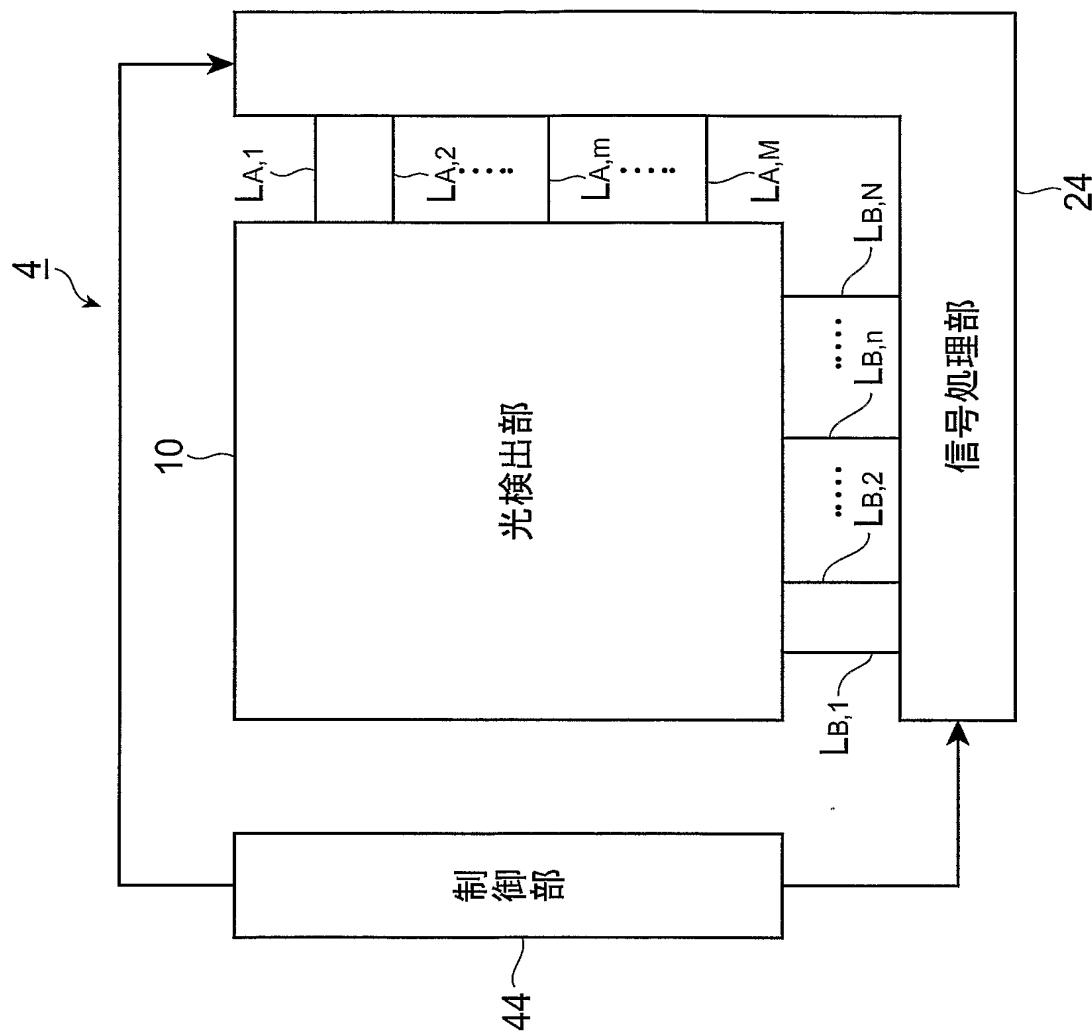
【図15】



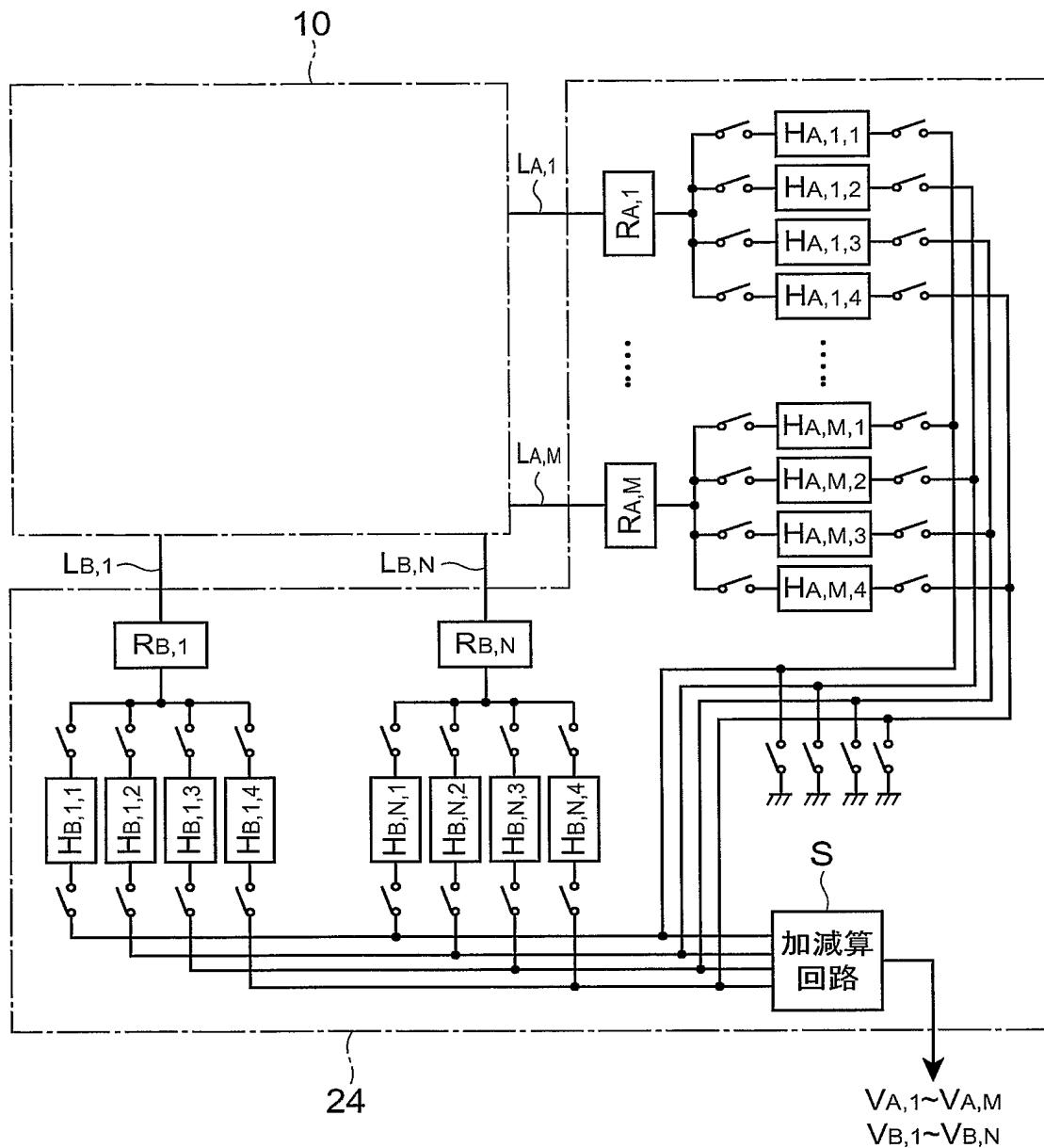
【図16】



【図 17】



【図 18】



【書類名】要約書

【要約】

【課題】 入射光強度分布が時間的に変化する場合であっても同一タイミングで入射光強度分布を得ることができる光検出装置を提供する。

【解決手段】 光検出装置の第1信号処理部21は、読出回路 $R_{A,1} \sim R_{A,M}$ 、保持回路 $H_{A,1,1} \sim H_{A,M,1}$ 、保持回路 $H_{A,1,2} \sim H_{A,M,2}$ および減算回路 S_A を含む。読出回路 $R_{A,m}$ は、配線 $L_{A,m}$ と接続されていて、配線 $L_{A,m}$ を経て転送される電荷を保持し、その保持した電荷の量に応じた電圧値を出力する。配線 $L_{A,m}$ は、M行N列に2次元配列されたフォトダイオードのうち第m行にあるN個のフォトダイオードを電気的に接続する。保持回路 $H_{A,m,1}$ は、入力端がスイッチ $SW_{1,1}$ を介して読出回路 $R_{A,m}$ の出力端と接続されており、スイッチ $SW_{1,1}$ が閉じているときに読出回路 $R_{A,m}$ から出力される電圧値を保持し、その保持した電圧値を出力する。

【選択図】 図4

特願 2004-025871

出願人履歴情報

識別番号 [000236436]

1. 変更年月日 1990年 8月10日

[変更理由] 新規登録

住所 静岡県浜松市市野町1126番地の1
氏名 浜松ホトニクス株式会社